

데이터 시트

GEN 시리즈 GN840B, GN1640B Universal/센서 ISO 500 kS/s 데이터 수집 카드

특별 기능

- 범위 ± 0.2 mV/V ± 500 mV/V
- 쿼터/하프/풀 브리지
- 6 와이어 구성
- 빠른 센서 테스트(분로)
- 전압 여기 센서
- IEPE 센서
- IEEE 1451.4 TEDS 등급 1. 2 및 3
- 압전/전하 센서
- 4 20 mA 센서
- Pt10, Pt100, Pt500, Pt1000 및 Pt2000 (3 및 4 와이어 RTD)
- 열전대 K, J, T, B, E, N, R, S, C
- 저항기 값
- 33 V RMS 절연
- 아날로그/디지털 앤티앨리어스(anti-alias) 필터
- 500 kS/s 샘플링 속도/채널
- 24 비트 ADC 해상도



GN840B/GN1640B 기능 및 이점

Universal 센서 카드는 내장형 350 Ω 및 120 Ω 쿼터 브리지 완성 저항기와 함께 쿼터, 하프 및 풀 브리지를 지원합니다. 분로 저항기는 센서의 빠른 테스트를 지원합니다.

IEPE 모드에서 데이터 수집 카드는 개방 및 단락 와이어 감지와 TEDS 센서 설정을 지원합니다.

열전대, 압전, RTD 및 4 - 20 mA 센서가 모두 직접 지원됩니다. 모든 센서 유형은 외부 어댑터 없이 입력에 연결됩니다.

 \pm 0.2 mV/V 에서 시작해서 \pm 500 mV/V 에 이르는 측정 범위와 17 Ω - 10 k Ω 의 센서 임피던스는 거의 모든 센서를 지원합니다.

뛰어난 동급 최고의 앤티앨리어스 보호는 특별한 다단계 접근법으로 이루어집니다. 내장형 앤티앨리어싱 필터를 포함한 첫 번째 단계 Sigma Delta 변환기는 일정한 속도 500 kS/s 에서 앤티어스 프리 디지털 데이터 스트림을 생성합니다.

두 번재 단계는 500 kS/s 데이터 스트림을 사용자 선택가능 디지털 필터로 공급하여, 신호를 원하는 최대대역폭으로 줄입니다. 디지털 필터는 베셀/버터워스 또는 엘립틱 필터 특성뿐만 아니라 11 또는 12 순위를지원합니다.

세 번째 단계는 500 kS/s 필터링된 신호를 원하는 샘플링 속도로 데시메이션(decimation) 합니다. 데시메이션(decimation) 전 디지털 필터는 뛰어난 위상 일치, 최저 소음 및 앨리어스 프리 결과를 보증합니다.

선택적 실시간 포뮬라 데이터베이스(formula database) 계산기는 거의 모든 수학 과제를 해결합니다. 실시간 디지털 주기 감지로 피크투피크 (PeakToPeak) 같은 주기적 결과가 가능합니다. 실시간 채널간 샘플 수학은 세 개의 축 힘 센서 내에서 크로스토크 상호의존성을 역으로 계산할 수 있습니다. 실시간 결과를 사용하여 외부 세계에 기록 또는 신호 알람을 트리거할 수 있습니다.

GN840B/GN1640B

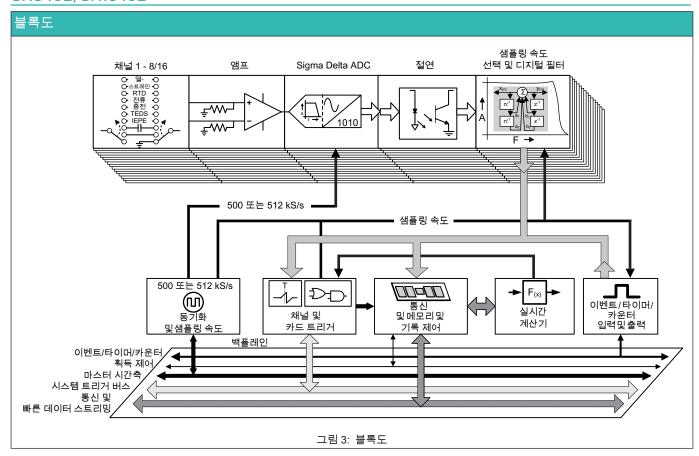
기능 개요	
모델	GN840B, GN1640B
채널 당 최대 샘플링 속도	500 kS/s
데이터 수집 카드 당 메모리	2 GB
아날로그 채널	GN840B는 8, GN1640B는 16
앤티앨리어스 필터	샘플링 속도 추적 디지털 AA-필터와 결합된 고정 대역폭 아날로그 AA-필터
ADC 해상도	24 비트
절연	33 V RMS, ± 70 V DC, 채널과 채널 간 및 채널과 섀시
입력 유형	아날로그 절연 평형 차동
수동 전압/전류 프로브	능동 싱글 엔드 및 차동 프로브
센서	쿼터, 하프 및 풀 스트레인 게이지/브리지. 힘, 압력, MEMS-유형 가속도계 및 전위차 변위 변환기. IEPE, 압전, Pt10, Pt100, Pt500, Pt1000, Pt2000, 4…20 mA 센서 열전대 유형 K, J, T, B, E, N, R, S, C
TEDS	등급 1, 2 및 등급 3 (보류 중인 IEEE 승인)
실시간 수식 데이터베이스 계산기 (옵션)	광범위한 세트의 사용자 프로그래밍 가능한 수학 루틴
디지털 이벤트/타이머/카운터	지원됨; 16 디지털 이벤트 및 2 타이머/카운터 채널
표준 데이터 스트리밍 (CPCI 최대 200 MB/s)	지원되지 않음
빠른 데이터 스트리밍 (PCIe 최대 1 GB/s)	않음
슬롯 폭	GN840B의 경우 1 GN1640B의 경우 2

메인프레임 지원						
	GEN2ŧB	GEN4tB	GEN7tA / GEN7tB	GEN17tA / GEN17tB	GEN3iA	GEN7iA / GEN7iB
GN840B/GN1640B	예(Y)					
GEN 데이터 수집 API	예(Y) 예(Y) ⁽¹⁾			Y) ⁽¹⁾		
EtherCAT®	아니오(N) 예(Y) 아니오(N)			오(N)		
CAN/CAN FD	예(Y) 아니오(N)			오(N)		

⁽¹⁾ Perception을 닫고 GEN 데이터 수집 API 액세스를 실행합니다.

지원되는 아날로그 센서	및 프로브	
앰프 모드	지원되는 아날로그 센서 및 프로브	기능, 케이블 및 액세서리
기본 전압	● 전압 싱글 엔드 및 차동 ● 능동 싱글 엔드 프로브 ● 능동 차동 프로브	 ± 1 mV - ± 10.0 V 절연 전압 입력 14 핀 ODU 커넥터 DIN 레일 장착 듀얼 BNC 브레이크아웃 1-G090 ODU - BNC 케이블 1-KAB433-2
기본 센서	 (고습형) 압저항 가속도계 전위차 변위 트랜스듀서 힘, 압력, MEMS-유형 및 Kulite 센서 같은 DC 전압 여기를 사용하는 전압 출력 센서 	 ± 0.2 mV/V - ± 500 mV/V 기본 센서 모드는 단순화된 브리지 GUI 센서 임피던스 17 Ω - 10 kΩ ± 0.5 V - ± 5.0 V DC 센서 공급 전압 DIN 레일 장착 푸시-풀 브레이크아웃 1-G088 브레이크아웃 케이블, 오픈 엔드 1-KAB183-x
브리지	쿼터, 하프 및 풀 스트레인 게이지/브리지 스트레인 게이지 기준 센서: 로드 셀, 힘 트랜스듀서, 토크 트랜스듀서 및 압력 트랜스듀서	± 0.2 mV/V - ± 500 mV/V 필요한 외부 지원 공구 없음 양극성 ± 0.5 V - ± 5.0 V DC 여기 전압 2 * 10 kΩ 내장형 하프 브리지 완성 저항기 120 Ω 및 350 Ω 내장형 쿼터 브리지 완성 3 와이어 쿼터 브리지 지원 내장형 100 kΩ 분로 저항기 DIN 레일 장착 푸시-풀 브레이크아웃: 1-G088 브레이크아웃 케이블, 오픈 엔드 1-KAB183-x
충전	● 압전 센서	 ± 1 nC - ± 10 μC AC 입력 결합 ODU - BNC 케이블 1-KAB433-2
IEPE	가속도계, 마이크 및 압력 트랜스듀서 같은 IEPE 기반 센서 ICP® 가속도계	 ± 1 mV - ± 10.0 V IEPE 전류: 2, 4, 6 또는 8 mA @ ≥ 23 V TEDS 등급 I 센서 연결, 개방 또는 단락 진단 DIN 레일 장착 듀얼 BNC 브레이크아웃 : 1-G090 ODU - BNC 케이블 1-KAB433-2
전류 루프	● 전류 4 - 20 mA ● 20 mA 출력의 센서	내장형 부담 저항기DIN 레일 장착 듀얼 BNC 브레이크아웃 : 1-G090ODU - BNC 케이블 1-KAB433-2
열전대	● 열전대 유형 K, J, T, B, E, N, R, S, C	디지털 냉 접점 보상DIN 레일 장착 냉 접점 플러그: 1-G089열전대 대역폭 최대 10 kHz
저항 온도계	저항 온도 감지기 (RTD)Pt10, Pt100, Pt500, Pt1000 및 Pt2000	 3 및 4 와이어 지원 DIN 레일 장착 푸시-풀 브레이크아웃 : 1-G088 브레이크아웃 케이블, 오픈 엔드 1-KAB183-x

지원되는 디지털 센서 (TTL 레벨 입력)		
타이머 카운터 입력 유형	지원되는 디지털 센서	기능
신호 방향 수 수 수 수 수 수 수 수 수 수 수 수 수 수 수 수 수 수	● AngleTorque 센서 ● 주파수 / RPM ● 카운트/위치	 카운트 주파수 최대 5 MHz 입력 신호 최소 폭 설정 여러 재설정 옵션 RT-FDB가 각도 측정을 기반으로 계산된 주 파수/RPM 채널을 추가할 수 있음
신호 방향 1/2 월 회전 시계 방향 의 원 의전 시계 반대 방향 그림 2: ABZ 증분 인코더 (구적법(Quadrature))	● AngleTorque 센서 ● 주파수 / RPM ● 카운트/위치	 카운트 주파수 최대 2 MHz 싱글, 듀얼 및 쿼드 정밀 카운트 입력 신호 최소 폭 설정 카운트 드리프트 방지를 위해 변환 추적 여러 재설정 옵션 RT-FDB가 각도 측정을 기반으로 계산된 주파수/RPM 채널을 추가할 수 있음



사양 및 측정 불확실성

사양은 23 °C 환경 온도를 사용해서 설정됩니다.

측정 불확실성 개선을 위해 시스템을 특정 환경 온도에서 재조정하여 온도 드리프트의 영향을 최소화할 수 있습니다.

아날로그 앰프 오류 소스는 = ax + b 곡선을 따릅니다.

- a 판독 오류 비율(%)은 입력 전압의 증가로 인한 선형 증가 오류를 나타내며, 종종 게인 오류로 불립니다.
- b 범위 오류 비율(%)은 0 V 측정 시 오류를 나타내며, 종종 오프셋 오류로 불립니다.

측정 불확실성의 경우 이 오류들은 독립된 오류 소스로 간주될 수 있습니다.

소음은 표준 사양 범위 밖 별도의 오류 소스가 아닙니다.

소음 사양은 샘플 수준에 따라 샘플에서 동적 정확성이 필요한 경우에 별도로 추가됩니다.

샘플 측정 불확실성에 따라 오직 샘플을 위해서만 RMS 소음 오류를 추가합니다.

예를 들어, 전원 정확성을 위해 RMS 소음 오류가 전원 사양에 이미 포함됩니다.

통과/실패 한계는 직사각형 분포 사양이며, 따라서 측정 불확실성은 0.58 * 지정된 값입니다.

데이터 수집 카드 추가/제거 또는 교환

나열된 사양은 보정된 데이터 수집 카드에 대해 유효하고 보정할 때와 동일한 메인프레임, 메인프레임 구성 및 슬롯에서 사용됩니다. 데이터 수집 카드가 추가, 제거 또는 재배치되면 데이터 수집 카드의 열 조건이 변하여 추가 열 드리프트 오류가 발생합니다. 최대 예상 오류는 지 정된 판독 및 범위 오류의 최대 두 배와 10 dB 감소 공통 모드 거부일 수 있습니다. 그러므로 구성 변경 후 재보정을 추천합니다.

아날로그 입력 섹션	
입력 유형	아날로그 절연 평형 차동
임피던스	2 * 10 MΩ ± 1% // 45 pF ± 10% (차등)
입력 결합	싱글 엔드 양, 싱글 엔드 음 및 차등

단일 입력 결합

결합 모드 AC, DC, GND

AC 결합 주파수 1.6 Hz ± 10%; - 3 dB

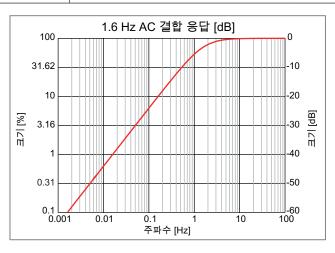


그림 4: 대표적인 AC 결합 응답

범위	± 1 mV, ± 10 mV, ± 0.1 V, ± 1.0 V, ± 10.0 V
오프셋	± 50%, 1000 단계 기준 (0.1%). ± 10 V 범위 (20 V 스팬)를 제외한 모든 범위에 대해

공통 모드 (시스템 접지/어스 참조)

00 X— (N—6 BN/ VI— 6 X)		
범위	± 100m V 이하	± 1 V 이상
거부 (CMR)	> 100 dB @ 80 Hz (105 dB 일반)	> 80 dB @ 80 Hz (95 dB 일반)
최대 공통 모드 전압	7 V RMS	7 V RMS

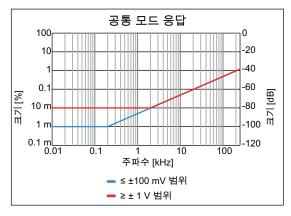
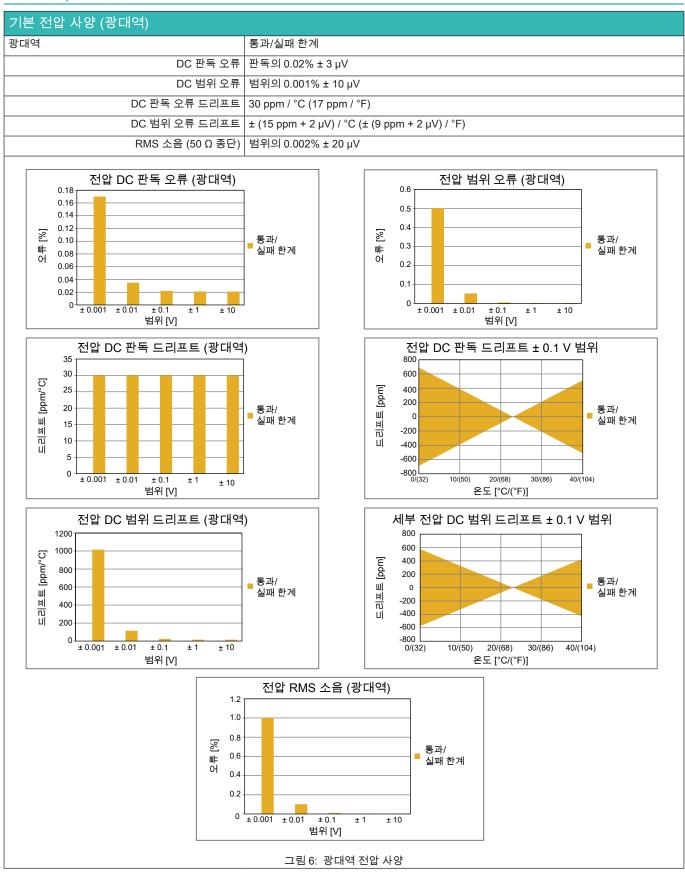


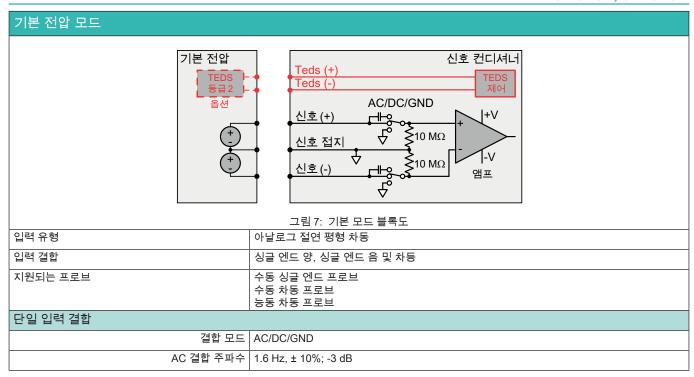
그림 5: 대표적 공통 모드 응답

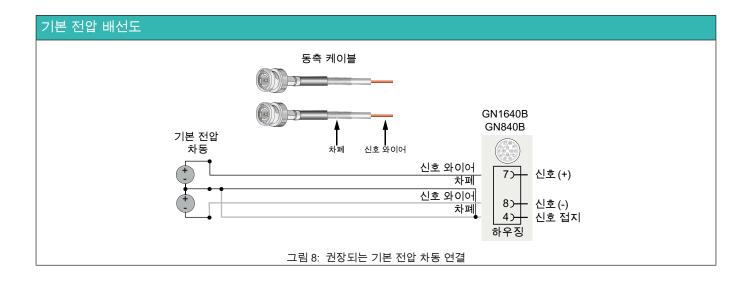
입	력	과	부	하	보	호
---	---	---	---	---	---	---

과전압 임피던스 변경 과전압 보호 시스템의 활성화로 입력 임피던스가 감소합니다. 과전압 보호는 입력 전압이 채널 접지에 관하여 -12 V와 +15 V 사이에 있는 한 활성화되지 않습니다.

최대 비파괴 전압 ± 25 V DC







브리지 모드

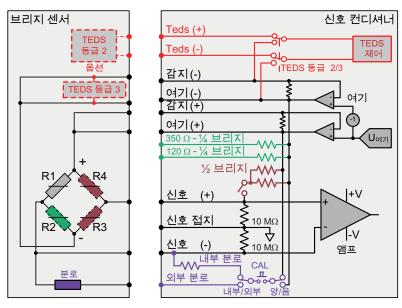


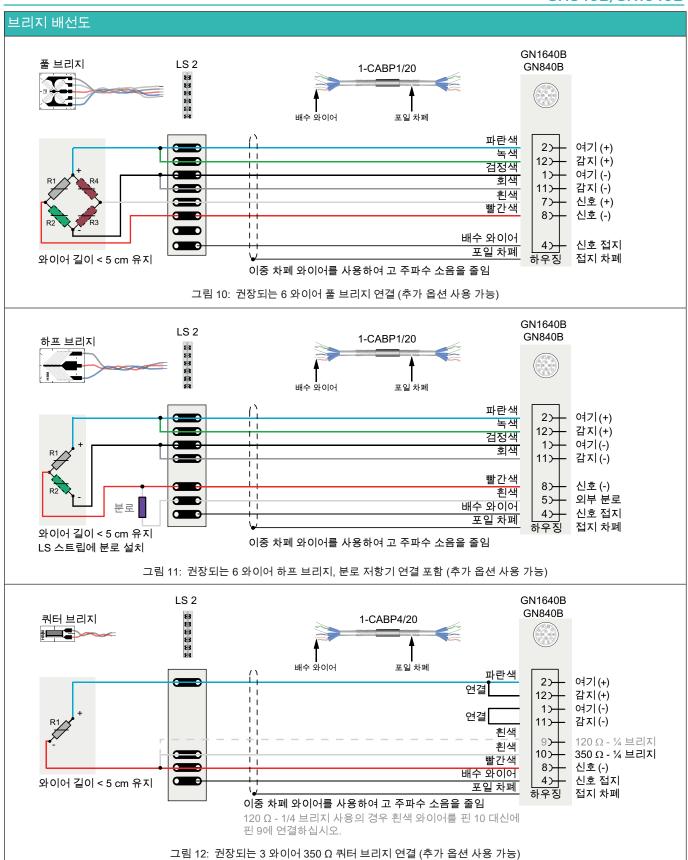
그림 9·	ㅂ리지	모드	브로도

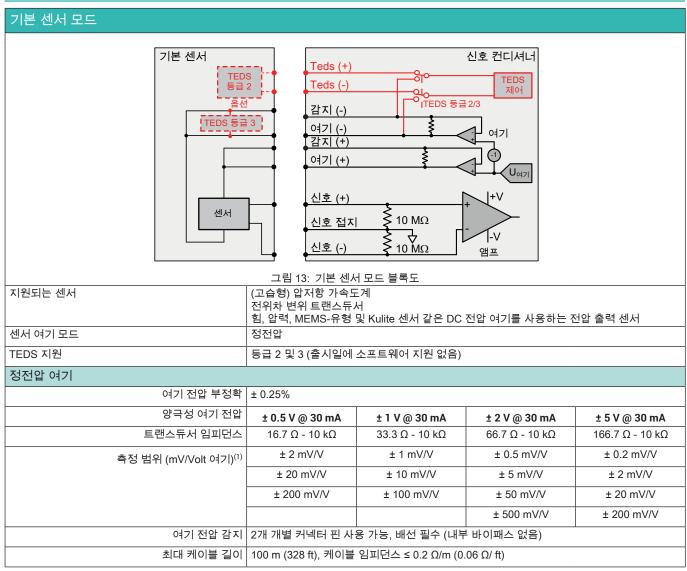
	-60 -11 61-
지원되는 센서	쿼터, 하프 및 풀 스트레인 게이지/브리지.
	스트레인 게이지 기준 센서: 로드 셀, 힘 트랜스듀서, 토크 트랜스듀서 및 압력 트랜스듀서.
쿼터 브리지 연결	세 와이어 지원; 세 번째 와이어가 측정 와이어를 전류 없이 유지하여 측정 와이어를 통해
	와이어 저항 오류를 제거
내장형 쿼터 브리지 완성 저항기	120 Ω 및 350 Ω, 0.1% 2 ppm/°C, 개별 커넥터 핀으로 연결됨
내장형 하프 브리지 완성 저항기	2 x 10 kΩ, 0.05% 2 ppm/°C 추적
대항상 아프 보니지 단장 제상기	2 X 10 KΩ, 0.05 % 2 ppin/ C + -
브리지 여기 모드	정전압
TEDS 지원	트그 2 미 2 /초시에서 소교트에서 되와 어요\
TEDS VIE	등급 2 및 3 (출시일에 소프트웨어 지원 없음)

내상영 쿼터 브리시 완성 서양기	120 Ω 및 350 Ω, 0.1% 2 ppm/°C, 개별 커넥터 핀으로 연결됨			
내장형 하프 브리지 완성 저항기	2 x 10 kΩ, 0.05% 2 ppm/°C 추적			
브리지 여기 모드	정전압			
TEDS 지원	등급 2 및 3 (출시일에	소프트웨어 지원 없음)		
정전압 여기				
여기 전압 부정확	± 0.25%			
양극성 여기 전압	± 0.5 V @ 30 mA	± 1 V @ 30 mA	± 2 V @ 30 mA	± 5 V @ 30 mA
트랜스듀서 임피던스	16.7 Ω - 10 kΩ	33.3 Ω - 10 kΩ	66.7 Ω - 10 kΩ	166.7 Ω - 10 kΩ
측정 범위 (mV/Volt 여기) ⁽¹⁾	± 2 mV/V	± 1 mV/V	± 0.5 mV/V	± 0.2 mV/V
	± 20 mV/V	± 10 mV/V	± 5 mV/V	± 2 mV/V
	± 200 mV/V	± 100 mV/V	± 50 mV/V	± 20 mV/V
			± 500 mV/V	± 200 mV/V
여기 전압 감지	2개 개별 커넥터 핀 사용 가능, 배선 필수 (내부 바이패스 없음)			
최대 케이블 길이	│ 100 m (328 ft), 케이블 임피던스 ≤ 0.2 Ω/m (0.06 Ω/ ft)			
브리지 균형 맞추기				
작동 원리	측정된 브리지 균형 맞춤과 자동 제로를 이용해서 보정된 소프트웨어			
자동 제로	다수 카드의 모든 채널	에서 자동 제로의 병행	실행으로 제로 시간이 크	크게 감소
브리지 분로 (센서 빠른 테스트)				
브리지 분로 저항기 선택	소프트웨어 선택 가능 2 소스 1 내장형 분로 저항기, 또는 외부 분로			
브리지 분로 메서드	·			
외부 분로	센서 연결점으로 분로를 전송하는 1 개별 커넥터 핀			
내장형 분로 저항기	내장형 분로 저항기			
유형	유형 금속 포일			
분로 저항기	100 kΩ, 0.1% 5 ppm/°C			

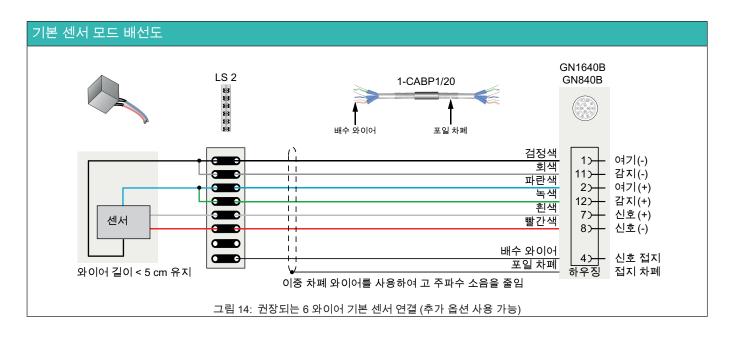
(1) 사용된 앰프 범위 = mV/V 범위 * 여기 전압 레벨

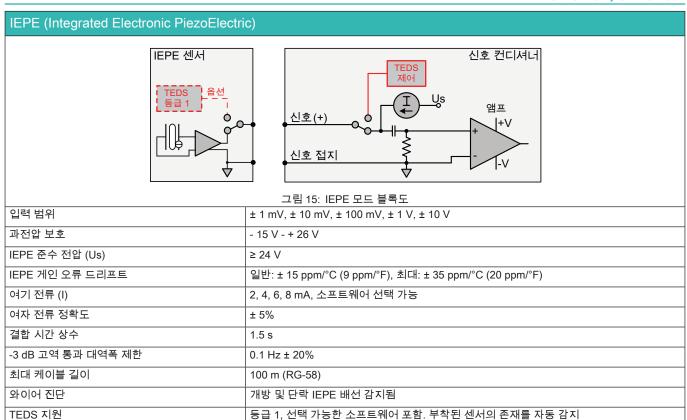
8

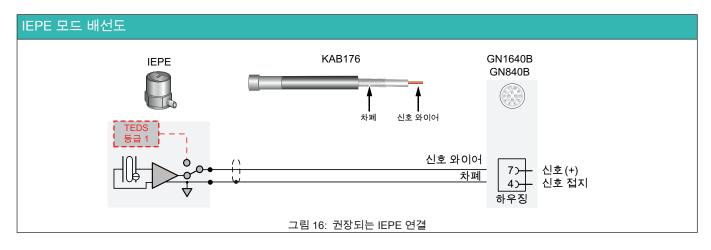


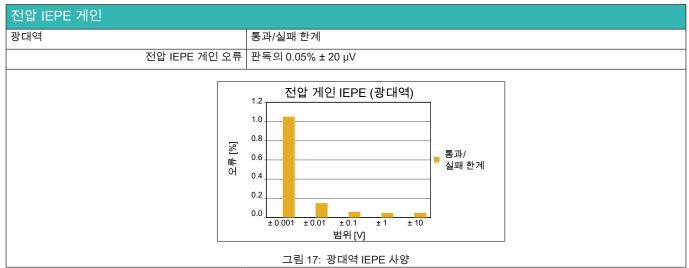


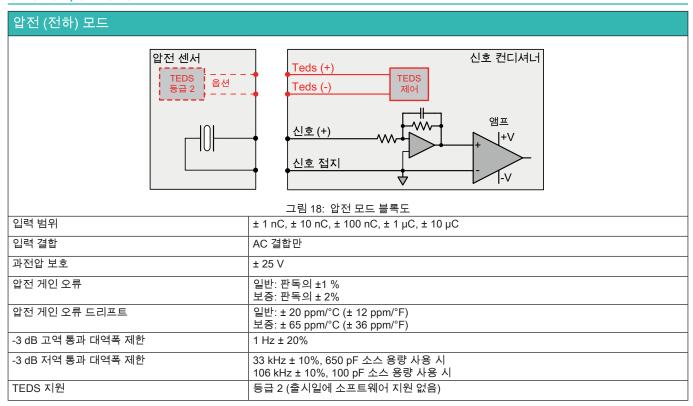
(1) 사용된 앰프 범위 = mV/V 범위 * 여기 전압 레벨

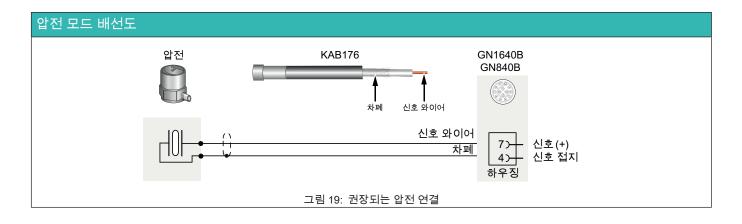


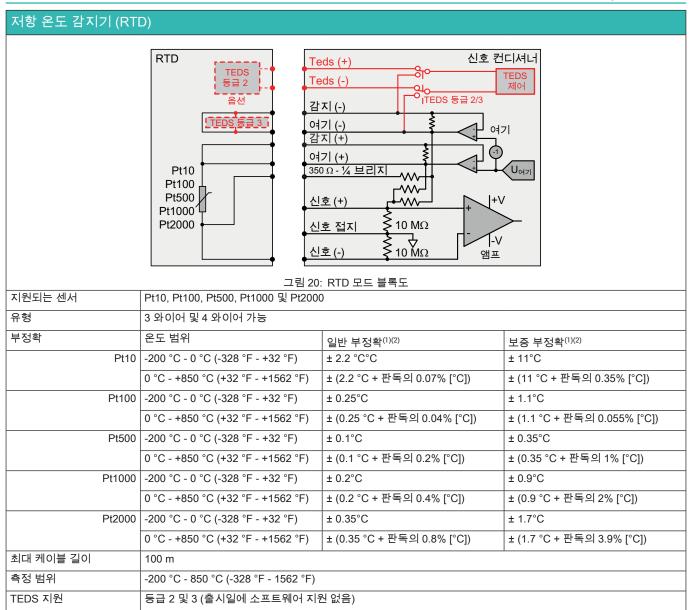












- (1) 사용된 앰프 범위 = mV/V 범위 * 여기 전압 레벨
- (2) Meatest M632 정밀 저항 디케이드(precision resistance decade)로 측정됨.

저항 모드

저항 측정은 브리지 측정으로서 작용합니다.

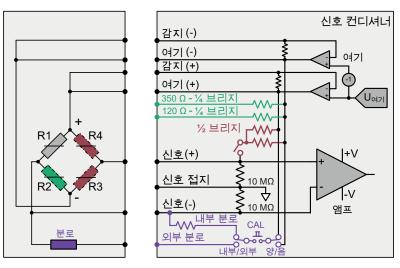
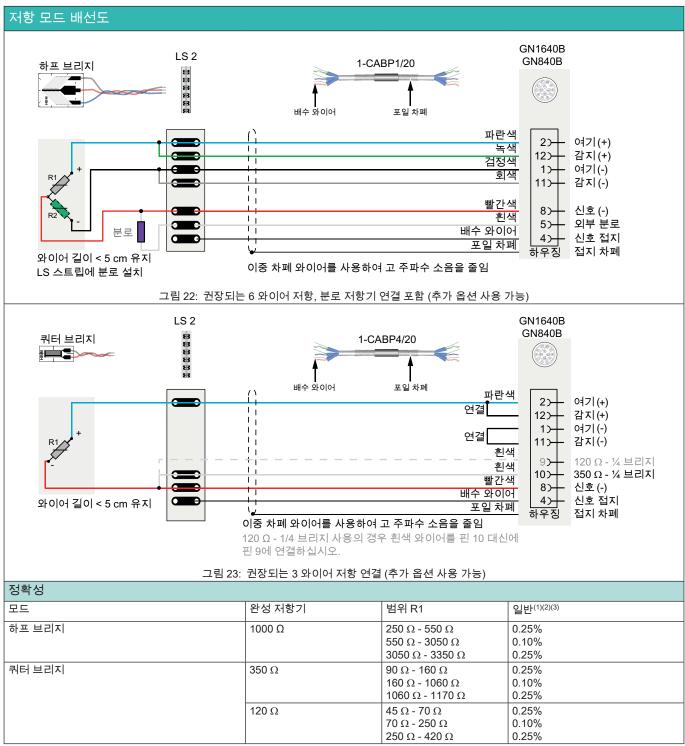


그림 21: 브리지 설정을 사용하여 저항 측정

	_
지원되는 센서	저항기
쿼터 브리지 연결	4 와이어 지원; 세 번째 와이어가 측정 와이어를 전류 없이 유지하여 측정 와이어를 통해 와이어 저항 오류를 제거, 네 번째 와이어를 사용하여 여기 전압을 감지
내장형 쿼터 브리지 완성 저항기	120 Ω 및 350 Ω, 0.1% 2 ppm/°C, 개별 커넥터 핀으로 연결됨
내장형 하프 브리지 완성 저항기	2 x 10 kΩ, 0.05% 2 ppm/°C 추적
브리지 여기 모드	정전압

정전압 여기	
선택 가능 여기 전압	양극성 ± 0.5 V DC - ± 5.0 V DC, 최대 30 mA
여기 전압 부정확	± 0.25%
여기 전압 감지	2개 개별 커넥터 핀 사용 가능, 배선 필수 (내부 바이패스 없음)

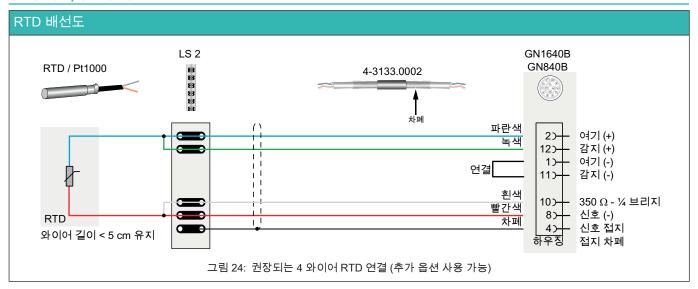
14

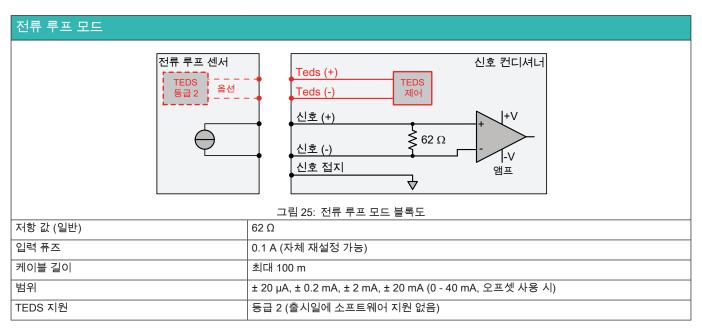


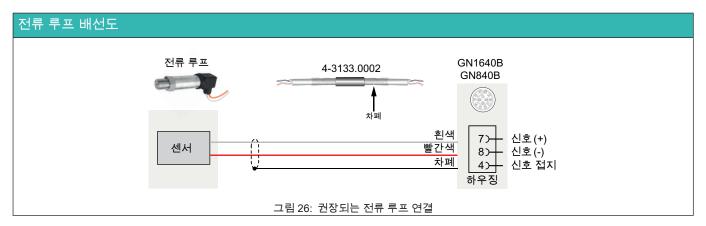
- (1) 여기 전압 ± 500 mV, ± 1 V ± 2.5 V 및 ± 5V와 함께 측정된 완성 저항기 1000 Ω 및 350 Ω .
- (2) 여기 전압 \pm 500 mV, \pm 1 V 및 \pm 2.5V와 함께 측정된 완성 저항기 120 Ω .
- (3) 필터 설정 베셀 저역 통과 5 Hz

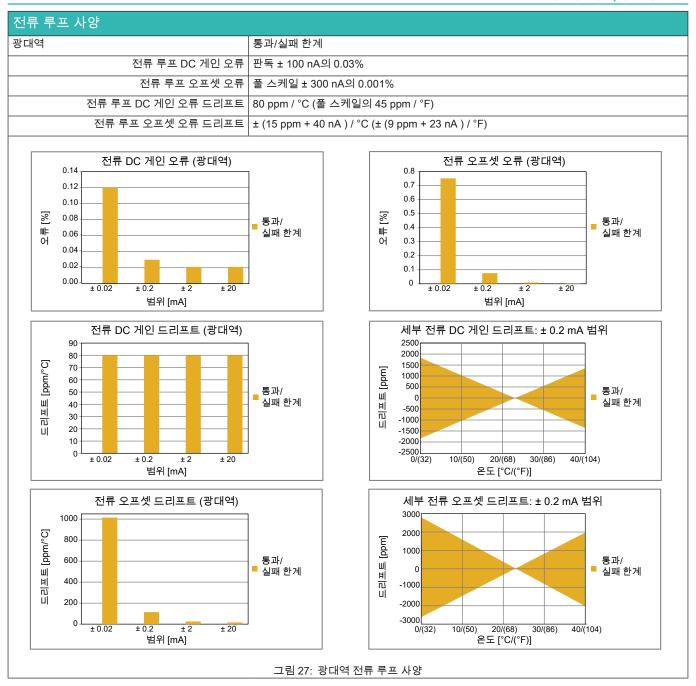
Meatest M632 정밀 저항 디케이드(precision resistance decade)로 측정됨.

GN840B/GN1640B



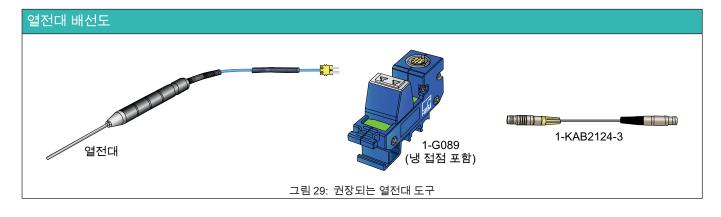




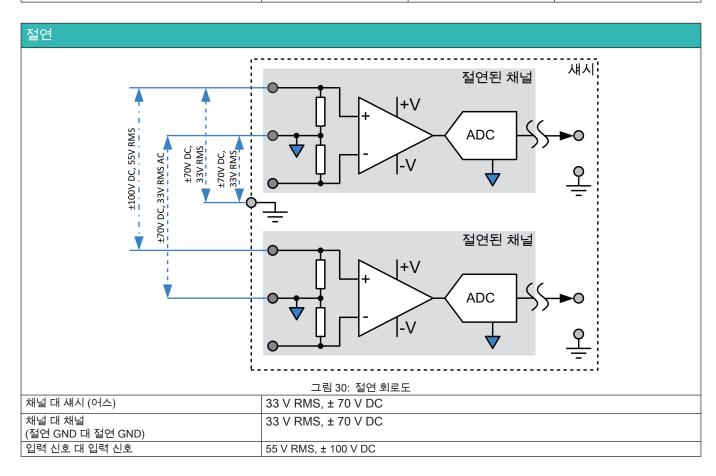


열전대 모드 연결 신호 컨디셔너 전대 블록 Teds (+) TEDS 제어 Teds (-) 냉 접점 판독 신호 (+) 신호 (-) **≤**10 MΩ 10 MΩ **<** 신호 접지 앤프 MAX31826 그림 28: 열전대 모드 블록도 열전대 선형화 K, J, T, B, E, N, R, S, C 냉 접점 보상 MAX31826 또는 DS18S20 디지털 온도계의 디지털 1-와이어 판독 필터 유형 베셀. 버터워스 및 엘립틱 필터 주파수 10 kHz, 5 kHz, 2.5 kHz, 2 kHz, 1 kHz, 500 Hz, 250 Hz, 200 Hz, 100 Hz, 50 Hz, 25 Hz, 20 Hz, 10 Hz, 5 Hz, 2.5 Hz, 2 Hz, 1 Hz, 0.5 Hz, 0.25 Hz 베셀 필터는 추가로 0.2 Hz 및 0.1 Hz 지원 샘플링 속도는 사용된 필터 주파수에 따릅니다. 참조 표: "열전대 업데이트 속도" 열전대 샘플링 속도 커넥터 케이블 연결 박스 TEDS 지원 등급 2 (출시일에 소프트웨어 지원 없음) 유형 온도 범위 일반(1) 보증⁽¹⁾ 유형 B 100° C - 200° C (212° F - 392° F) ± 7° C (± 12.6° F) ± 1.4° C (± 2.52° F) 200° C - 500° C (392° F - 932° F) ± 0.75° C (± 1.35° F) ± 3.5° C (± 6.3° F) 500 °C - 1820° C (932° F - 3308° F) ± 0.5° C (± 0.9° F) ± 2°C (± 3.6° F) 유형 C 0° C - 1000° C (32° F - 1832° F) ± 0.6° C (± 1.08° F) ± 1.5° C (± 2.7° F) 1000° C - 2315° C (1832° F - 4199° F) $\pm 1.5^{\circ} \text{ C } (\pm 2.7^{\circ} \text{ F})$ ± 3°C (± 5.4° F) 유형 E -200 °C - 900° C (-328° F - 1652° F) ± 0.4°C (± 0.72° F) ± 0.8°C (± 1.44° F) 유형 J -210° C - 1200° C (-346° F - 2192° F) ± 0.5° C (± 0.9° F) ± 1°C (± 1.8° F) 유형 K -200° C - 1372° C (-328° F - 2501.6° F) ± 0.6° C (± 1.08° F) ± 1°C (± 1.8° F) -250°C - -100°C (-418° F - -148° F) ± 1.25°C (± 2.25° F) 유형 N ± 2.5°C (± 4.5° F) -100°C - 1300°C (-148° F - 2372° F) ± 0.5° C (± 0.9° F) ± 1°C (± 1.8° F) 유형 R -50° C - 0° C (-58° F - 32° F) ± 1°C (± 1.8° F) ± 2°C (± 3.6° F) 0° C - 1100° C (32° F - 2012° F) ± 0.5° C (± 0.9° F) ± 1°C (± 1.8° F) 1100° C - 1768° C (2012° F - 3214.4° F) ± 0.7°C (± 1.26° F) ± 1.4°C (± 2.52° F) -50° C - 0° C (-58° F - 32° F) 유형 S ± 1°C (± 1.8° F) ± 2°C (± 3.6° F) 0° C - 1100° C (32° F - 2012° F) ± 1°C (± 1.8° F) ± 0.5° C (± 0.9° F) 1100° C - 1768° C (2012° F - 3214.4° F) ± 0.7°C (± 1.26° F) ± 1.4°C (± 2.52° F) 유형 T -260°C - -100°C (-436° F - -148° F) ± 2°C (± 3.6° F) ± 4°C (± 7.2° F) -100° C - 400° C (-148° F - 752° F) ± 0.3°C (± 0.54° F) ± 0.6°C (± 1.08° F)

(1) 5 Hz 대역폭에서 베셀 필터를 사용하여 측정됨.



열전대 업데이트 속도						
제한된 업데이트 속도	GN840B/GN1640B 샘플링 속도					
필터 차단	1 S/s - 500 S/s	1 kS/s - 5 kS/s	5 kS/s - 500 kS/s			
0.25 Hz	500 Hz	500 Hz	500 Hz			
0.5 Hz	500 Hz	500 Hz	500 Hz			
1 Hz	500 Hz	5 kHz	5 kHz			
2 Hz	500 Hz	5 kHz	5 kHz			
2.5 Hz	500 Hz	5 kHz	5 kHz			
5 Hz	500 Hz	5 kHz	5 kHz			
10 Hz	500 Hz	5 kHz	50 kHz			
20 Hz	500 Hz	5 kHz	50 kHz			
25 Hz	500 Hz	5 kHz	50 kHz			
50 Hz	500 Hz	5 kHz	50 kHz			
100 Hz	500 Hz	5 kHz	500 kHz			
200 Hz	-	5 kHz	500 kHz			
250 Hz	-	5 kHz	500 kHz			
500 Hz	-	5 kHz	500 kHz			
1000 Hz	-	5 kHz	500 kHz			
2000 Hz	-	-	500 kHz			
2500 Hz	-	-	500 kHz			
5000 Hz	-	-	500 kHz			
10000 Hz	-	-	500 kHz			



GN840B/GN1640B

GN1640B/GN840B 커넥터 및 피닝							
메이팅 커넥터	HBM 1-CON-P1007; ODU SX2B0C	HBM 1-CON-P1007; ODU SX2B0C-P14MFG0-0001 (수)					
커넥터	ODU GX2B0C-P14QF00-0002 (암)						
	GN1640B/GN840B	KAB183 색상	핀 번호				
	여기 (-) / TEDS 등급 3 (-)	검정색	1				
	여기 (+)	파란색	2				
	예약됨	흰색/검정색	3				
(1) (10)	신호 접지	빨간색/검정색	4				
$ \begin{pmatrix} 2 & 11 & 9 \\ 3 & 12 & 14 & 8 \\ 4 & 13 & 7 \end{pmatrix} $ $ \begin{pmatrix} 6 & 6 & 7 & 7 \\ 5 & 6 & 7 & 7 \end{pmatrix} $	외부 분로	분홍색/검정색	5				
	예약됨	노란색/검정색	6				
	신호 (+)	흰색	7				
	신호 (-)	빨간색	8				
	120 Ω -¼ 브리지 갈색		9				
	350 Ω -¼ 브리지	노란색	10				
	감지 (-) / TEDS 등급 3 +	회색	11				
│ │	감지 (+)	녹색	12				
	TEDS 등급 2 (-)	회색/검정색	13				
	TEDS 등급 2 (+)	녹색/검정색	14				

아날로그-디지털 변환	날로그-디지털 변환				
샘플링 속도; 채널 당	0.1 S/s - 500 kS/s				
ADC 해상도; 채널 당 ADC 한 개	24 비트				
ADC 유형	Sigma Delta (Σ-Δ) ADC; Texas Instruments® ADS127L01				
시간축 정확도	메인프레임에 의해 정의됨: ± 3.5 ppm; 10년 후 노화 ± 10 ppm				

앤티앨리어스 필터

위상 정합 채널에 주의하십시오. 모든 필터 특징 및/또는 필터 대역폭 선택은 자체 특정 위상 응답과 함께 옵니다. 다양한 필터 선택(광대역/베셀 IIR/버터워스 IIR/등) 또는 다양한 필터 대역폭을 사용하여 채널 간 위상 부정합이 있을 수 있습니다.

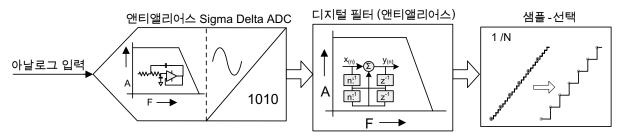


그림 32: 결합된 아날로그 및 디지털 앤티앨리어스 필터 블록도

항상 고정 샘플링 속도로 샘플링하여 Sigma Delta 아날로그-디지털 변환기(ADC) 내부에서 통합된 급격한 고정 주파수 아날로그 앤티앨리어스 필터에 의해 앤티앨리어싱이 방지됩니다. 이 설정으로 다른 아날로그 앤티앨리어스 필터가 필요하지 않습니다.

ADC 바로 뒤에서, 원하는 사용자 샘플링 속도로 디지털 다운샘플링이 수행되기 전에 고정밀 디지털 필터가 앤티앨리어스 보호 장치로 사용됩니다. 디지털 필터가 사용자 샘플링 속도의 부분에 맞춰 프로그래밍되고 사용자 샘플링 속도 선택을 자동으로 추적합니다. 아날로그 앤티앨리어스 필터와 비교할 때 프로그래밍 가능 디지털 필터는 급격한 롤오프, 더 넓은 선택의 필터 특징, 소음 없는 디지털 출력, 그리고 동일한 필터 설정을 사용하는 채널 간 추가 위상 변이 없음과 함께 상위 필터와 같은 추가 이점이 있습니다.

Sigma Delta 광대역	Sigma Delta 광대역을 선택하면 Sigma Delta ADC(디지털 필터 없음)의 내장형 앤티앨리어스 필터가 신호 경로에 항상 있습니다. 따라서, Sigma Delta 광대역을 선택하면 앤티앨리어스 보호가 항상 활성 상태입니다.
베셀 IIR	베셀 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC에 내장된 앤티앨리어스 필터와 디지털 베셀 IIR 필터의 조합이며 더 낮은 샘플링 속도에서 앨리어싱을 방지합니다. 베셀 필터는 일반적으로 시간 영역에서 신호를 볼 때 사용됩니다. 방형파 또는 계단 응답 같이 에지가 날카로운 신호 또는 과도 신호를 측정하는 데 가장 많이 사용됩니다.
버터워스 IIR	버터워스 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC에 내장된 앤티앨리어스 필터와 디지털 버터워스 IIR 필터의 조합이며 더 낮은 샘플링 속도에서 앨리어싱을 방지합니다. 이 필터는 주파수 영역에서 작업할 때 가장 많이 사용됩니다. 시간 영역에서 작업할 때, 이 필터는 사인파(에 가까운) 신호에 가장 많이 사용됩니다.
엘립틱 IIR	엘립틱 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC에 내장된 앤티앨리어스 필터와 디지털 엘립틱 IIR 필터의 조합이며 더 낮은 샘플링 속도에서 앨리어싱을 방지합니다. 이 필터는 주파수 영역에서 작업할 때 가장 많이 사용됩니다. 시간 영역에서 작업할 때, 이 필터는 사인파(에 가까운) 신호에 가장 많이 사용됩니다.
엘립틱 대역통과 IIR	엘립틱 대역통과 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC의 내장된 앤티앨리어스 필터와 디지털 엘립틱 대역통과 IIR 필터의 조합입니다. 엘립틱 대역통과 필터는 주파수 영역에서 작업할 때 가장 많이 사용됩니다. 시간 영역에서 작업할 때, 이 필터는 사인파(에 가까운) 신호에 가장 많이 사용됩니다.

대역폭 및 필터 특성 대 샘플링 속도 데시메이션(decimation) 전 디지털 필터는 뛰어난 위상 일치, 최저 소음 및 앨리어스 프리 결과를 보증합니다. AA-필터⁽¹⁾ 디지털 저역통과 필터(앨리어스 프리) 디지털 대역통과(2) \cong \mathbb{R} \mathbb{R} ≅ Sigma Delta 교 교 등 문 등 등 등 . 유 등 등 엘립틱 IIR \cong A 다 다 다 다 다 蓝 砬 ᆁ 다 교 젧 사용자 선택 가능 샘플링 속도 1/100 Fs 고역 통과 저역 통과 1/4 Fs 1/10 Fs 1/20 Fs 1/40 Fs 500 kS/s ΣΔ 광대역 125 kHz 50 kHz 25 kHz 12.5 kHz 5 kHz 400 kS/s ΣΔ 광대역 100 kHz 40 kHz 20 kHz 4 kHz 10 kHz 250 kS/s ΣΔ 광대역 62.5 kHz 25 kHz 12.5 kHz 6.25 kHz 2.5 kHz 200 kS/s ΣΔ 광대역 50 kHz 20 kHz 10 kHz 2 kHz 5 kHz 125 kS/s ΣΔ 광대역 31.25 kHz 12.5 kHz 6.25 kHz 2.5 kHz 1.25 kHz ΣΔ 광대역 100 kS/s 25 kHz 10 kHz 5 kHz 2 kHz 1 kHz 50 kS/s ΣΔ 광대역 12.5 kHz 5 kHz 2.5 kHz 1.25 kHz 500 Hz 40 kS/s ΣΛ 광대역 10 kHz 400 Hz 4 kHz 2 kHz 1 kHz 25 kS/s ΣΔ 광대역 6.25 kHz 2.5 kHz 1.25 kHz 625 Hz 250 Hz ΣΔ 광대역 2 kHz 20 kS/s 5 kHz 1 kHz 500 Hz 200 Hz ΣΔ 광대역 12.5 kS/s 3.125 kHz 1.25 kHz 625 Hz 312.5 Hz 125 Hz 10 kS/s ΣΔ 광대역 2.5 kHz 1 kHz 500 Hz 250 Hz 100 Hz ΣΔ 광대역 5 kS/s 1.25 kHz 500 Hz 250 Hz 125 Hz 50 Hz 1 kHz, ΣΔ 광대역 400 Hz 200 Hz 100 Hz 4 kS/s 1 kHz 40 Hz 2 kHz, 50 Hz, 5 kHz, 2.5 kS/s ΣΔ 광대역 625 Hz 250 Hz 125 Hz 62.5 Hz 25 Hz 100 Hz. 10 kHz 2 kS/s ΣΔ 광대역 500 Hz 200 Hz 200 Hz, 12.5 kHz, 100 Hz 50 Hz 20 Hz 500 Hz 25 kHz, 31.25 Hz ΣΔ 광대역 312.5 Hz 12.5 Hz 1 25 kS/s 125 Hz 62 5 Hz 50 kHz, 100 kHz 1 kS/s ΣΔ 광대역 250 Hz 100 Hz 50 Hz 25 Hz 10 Hz 500 S/s ΣΔ 광대역 125 Hz 50 Hz 25 Hz 12.5 Hz 5 Hz ΣΔ 광대역 400 S/s 100 Hz 40 Hz 20 Hz 10 Hz 4 Hz 250 S/s ΣΔ 광대역 62.5 Hz 25 Hz 12.5 Hz 6.25 Hz 2.5 Hz ΣΔ 광대역 200 S/s 50 Hz 20 Hz 10 Hz 5 Hz 2 Hz ΣΔ 광대역 125 S/s 31.25 Hz 12.5 Hz 6.25 Hz 3.125 Hz 1.25 Hz 100 S/s ΣΔ 광대역 25 Hz 10 Hz 5 Hz 2.5 Hz 1 Hz ΣΔ 광대역 12.5 Hz 2.5 Hz 50 S/s 5 Hz 1.25 Hz 0.5 Hz 40 S/s Σ∆ 광대역 10 Hz 4 Hz 2 Hz 0.5 Hz 0.4 Hz ΣΔ 광대역 0.25 Hz 25 S/s 6.25 Hz 2.5 Hz 1.25 Hz 0.625 Hz ΣΔ 광대역 20 S/s 5 Hz 2 Hz 0.5 Hz 0.5 Hz 0.2 Hz 12.5 S/s ΣΔ 광대역 3.125 Hz 1.25 Hz 0.625 Hz 0.3125 Hz 0.125 Hz 10 S/s ΣΔ 광대역 2.5 Hz 0.5 Hz 0.25 Hz 0.1 Hz 1 Hz

⁽¹⁾ Sigma Delta $\Sigma\Delta$ 광대역은 시그널의 디지털화 전에 앨리어싱을 방지합니다.

⁽²⁾ 디지털 대역통과 필터는 모든 샘플링 속도에서 선택 가능합니다.

Sigma Delta 광대역 (아날로그 앤티앨리어스)

Sigma Delta 광대역을 선택하면 항상 신호 경로에 Sigma Delta ADC(디지털 필터 없음)의 내장형 앤티앨리어스 필터가 있습니다. 따라서 Sigma Delta 광대역을 선택하면 항상 앤티앨리어스 보호가 있습니다.

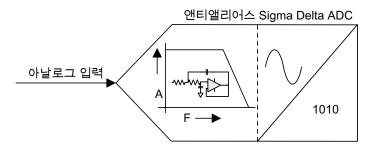
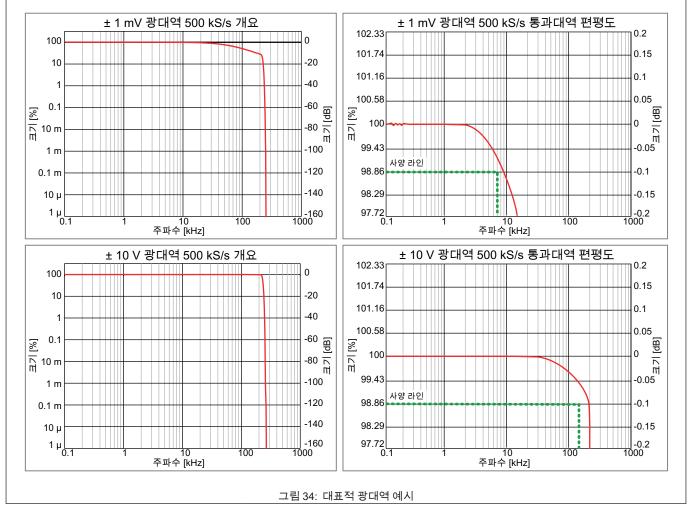


그림 33: 앤티앨리어스 필터 내장형(Sigma Delta ADC)

핑 H일 - 3 NB H일본()	DC - 211 kHz DC - 56 kHz, ± 1 mV 범위의 경우, 높은 앰프 게인 때문
0.4 ID 투기되어 펀펀드(I)	DC - 150 kHz

0.1 dB 통과대역 편평도⁽¹⁾ DC - 7 kHz, ± 1 mV 범위의 경우, 높은 앰프 게인 때문



(1) Fluke 5730A 보정기를 사용하여 측정됨, DC 정규화

베셀 IIR 필터 (디지털 앤티앨리어스) δρ: 통과대역 리플 δs: 정지대역 감쇠 크기[dB] -3dB ωp: 통과대역 주파수 정지대역 ωc: 코너 주파수 통과대역 ωs: 정지대역 주파수 주파수 [kHz] 그림 35: 대표적 베셀 IIR 예시 베셀 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC에 내장된 앤티앨리어스 필터와 디지털 베셀 IIR 필터의 조합입니다. 아날로그 앤티앨리어스 필터 Sigma Delta ADC 앤티앨리어스 필터 베셀 IIR 필터 특성 12-극 베셀 스타일 IIR 사용자 선택 자동 추적 대상 샘플링 속도 나눔수: 10, 20, 40, 100 사용자가 현재 샘플링 속도에서 나눔 계수(division factor)를 선택하고; 그런 다음 샘플링 속도가 바뀔 때 소프트웨어가 필터를 조정합니다. 대역폭 (ωc) 1 Hz - 50 kHz에서 사용자 선택 가능 DC - 0.18 * ωc. ± 1 mV 범위는 6 kHz로 제한 0.1 dB 통과대역 편평도 (ωp)⁽¹⁾ 정지대역 -180 dB (± 1 mV 범위는 -160 dB) 롤오프 -72 dB/옥타브 ± 1 mV 베셀 50 kHz 개요 ± 1 mV 베셀 50 kHz 통과대역 편평도 102.33 0.2 100 0.15 101.74 10 -20 101.16 0.1 40 100.58 0.05 0.1 -60 % g 100 -0.05 -80 10 m 17 100 99.43 1 m 사양 라인 120 98.86 -0.1 $0.1 \, \mathrm{m}$ 140 98.29 -0.15 10 u 1 μ<u>_</u> 0.1 -160 -0.2 97.72 10 주파수 [kHz] 100 1000 0.1 100 1000 주파수 [kHz] ± 10 V 베셀 50 kHz 통과대역 편평도 ± 10 V 베셀 50 kHz 개요 0.2 102.33 0 100 101.74 0.15 -20 10 101.16 0.1 40 0.05 100.58 -60 0.1 37 [dB] 크기 [%] [g] 0 100 10 n -80 37 -100 99.43 -0.05 1 m 사양 라인 -0.1 120 98.86 $0.1 \, \text{m}$ 140 -0.15 10 µ 98.29 1 μ<u>L</u> 0.1 ∐-0.2 1000 97.72 100 1000 주파수 [kHz] 주파수 [kHz] 그림 36: 대표적 베셀 IIR 예시

(1) Fluke 5730A 보정기를 사용하여 측정됨, DC 정규화

버터워스 IIR 필터 (디지털 앤티앨리어스) δp: 통과대역 리플 δs: 정지대역 감쇠 -3dB 뗼 ωρ: 통과대역 주파수 17 통과대역 정지대역 ωc: 코너 주파수 ωs: 정지대역 주파수 주파수 [kHz] 그림 37: 대표적 디지털 버터워스 IIR 필터 버터워스 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC에 내장된 앤티앨리어스 필터와 디지털 버터워스 IIR 필터의 조합입니다. 아날로그 앤티앨리어스 필터 Sigma Delta ADC 앤티앨리어스 필터 버터워스 IIR 필터 12-극 버터워스 스타일 IIR 특성 사용자 선택 자동 추적 대상 샘플링 속도 나눔수: 4, 10, 20, 40 사용자가 현재 샘플링 속도에서 나눔 계수(division factor)를 선택하고; 그런 다음 샘플링 속도가 바뀔 때 소프트웨어가 필터를 조정 대역폭 (ωc) 2.5 Hz - 125 kHz에서 사용자 선택 가능 DC - 0.8 * ωc. ± 1 mV 범위는 7 kHz로 제한 0.1 dB 통과대역 (ωp)⁽¹⁾ 정지대역 감쇠 (δs) -180 dB (± 1 mV 범위는 -160 dB) 롤오프 -72 dB/옥타브 ± 1 mV 버터워스 125 kHz 개요 ± 1 mV 버터워스 125 kHz 통과대역 편평도 102.33 0.2 100 Цо. 101.74 0.15 10 -20 101.16 0.1 **4**0 100.58 0.05 [dB] 0.1 -60 % |% [dB] 37 100 -80 10 m 100 99.43 -0.05 1 m 사양 라인 120 98.86 0.1 0.1 m -140 98.29 -0.15 10 μ 97.72 0.1 -160 ____-0.2 1000 100 1000 주파수 [kHz] 주파수 [kHz] ± 10 V 버터워스 125 kHz 통과대역 편평도 ± 10 V 버터워스 125 kHz 개요 102.33 0.2 100 101.74 0.15 -20 10 101.16 0.1 40 100.58 0.05 -60 0.1 37 [dB] g % [% 100 -80 10 m 37 17 -100 99.43 . -0.05 1 m 사양 라인 120 98.86 0.1 0.1 m 140 10 μ 98.29 -0.15 97.72L 0.1 1 μ 0.1 ∭-160 1000 ∭-0.2 1000 100 100 주파수 [kHz] 주파수 [kHz] 그림 38: 대표적 버터워스 IIR 예시

(1) Fluke 5730A 보정기를 사용하여 측정됨, DC 정규화

엘립틱 IIR 필터 (디지털 앤티앨리어스) δp: 통과대역 리플 δs: 정지대역 감쇠 37 [dB] ωp: 통과대역 주파수 ωc: 코너 주파수 통과대역 정지대역 ωs: 정지대역 주파수 주파수 [kHz] 그림 39: 디지털 엘립틱 IIR 필터 엘립틱 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC에 내장된 앤티앨리어스 필터와 디지털 엘립틱 IIR 필터의 조합입니다. 아날로그 앤티앨리어스 필터 Sigma Delta ADC 앤티앨리어스 필터 엘립틱 IIR 필터 특징 11-극 엘립틱 스타일 IIR 자동 추적 대상 샘플링 속도 나눔수: 4, 10, 20, 40 사용자 선택 사용자가 현재 샘플링 속도에서 나눔 계수(division factor)를 선택하고; 그런 다음 샘플링 속도가 바뀔 때 소프트웨어가 필터를 조정 대역폭 (ωc) 2.5 Hz - 125 kHz에서 사용자 선택 가능 DC - ωc. ωc = 125 kHz의 경우, 앰프 대역폭 때문에 DC - 100 kHz 0.1 dB 통과대역 리플 (ωp)⁽¹⁾ ωc > 10 kHz에 대해 ± 1 mV 범위를 사용할 때, 앰프 대역폭 때문에 DC - 7 kHz 정지대역 감쇠 (δs) -180 dB (± 1 mV 범위는 -160 dB) -100 dB/옥타브 롤오프 ± 1 mV 엘립틱 125 kHz 개요 ± 1 mV 엘립틱 125 kHz 통과대역 편평도 102.33 0.2 100 101.74 0.15 -20 10 101.16 0.1 40 100.58 0.05 0.1 -60 % 37[%] <u>B</u> ge 0 100 -80 10 m 37 り 同 -0.05 -100 99.43 1 m 사양 라인 -120 98.86 -0.1 0.1 m 10 µ 140 -0.15 98.29 1 μ∟ 0.1 97.72 0.1 ∭-0.2 1000 -160 100 1000 100 주파수 [kHz] 주파수 [kHz] ± 10 V 엘립틱 125 kHz 개요 ± 10 V 엘립틱 125 kHz 통과대역 편평도 102.33 0.2 0 100 0.15 101.74 -20 10 101.16 0.1 -40 100.58 0.05 0.1 -60 % 크기[%] dB 100 -80 10 m 크기 37 -100 99.43 -0.05 1 m 사양 라인 -120 98.86 -0.1 0.1 m -140 98.29 -0.15 10 µ 1 μ<u>ι</u> 0.1 97.72 0.1 -160 -0.2 100 1000 100 주파수 [kHz] 주파수 [kHz] 그림 40: 대표적 엘립틱 IIR 예시

(1) Fluke 5730A 보정기를 사용하여 측정됨, DC 정규화

엘립틱 IIR 대역통과 필터 (디지털 앤티앨리어스) 1 - δr δρ: 통과대역 리플 δs: 정지대역 감쇠 크기 [dB] ωp: 통과대역 주파수 고역 통과 정지대역 대역 통과 통과대역 ωc: 코너 주파수 ωs: 정지대역 주파수 주파수 [kHz] ωιρ = ωις ωις 그림 41: 대표적 디지털 엘립틱 IIR 대역통과 필터 엘립틱 IIR 필터를 선택하면 이것은 항상 Sigma Delta ADC의 내장된 앤티앨리어스 필터와 디지털 엘립틱 IIR 필터의 조합입니다. 아날로그 앤티앨리어스 필터 Sigma Delta ADC 앤티앨리어스 필터 엘립틱 IIR 대역통과 필터 특징 12번째 순서 엘립틱 스타일 IIR 사용자 선택 고정 저역 통과 주파수와 결합될 고정 고역 통과 주파수 고역 통과 대역폭 (ωhc) 500 Hz, 200 Hz, 100 Hz, 50 Hz 고역 통과 정지대역 주파수 (ωhs) 대략 whc / 2.5 저역 통과 대역폭 (ωlc) 125 kHz, 100 kHz, 50 kHz, 25 kHz, 12.5 kHz, 10 kHz, 5 kHz, 2 kHz, 1 kHz 저역 통과 정지대역 주파수 (ωls) 대략 1.5 - 2.5 * ωc ωhc - ωlc, ± 1 mV 범위는 7 kHz로 제한됨 0.1~dB 통과대역 편평도 $(\omega p)^{(1)}$ 고역 통과 정지대역 감쇠 (δhs) - 90 dB 저역 통과 정지대역 감쇠 (δls) -180 dB (± 1 mV 범위는 -160 dB) ± 1 mV 엘립틱 대역통과 50 Hz - 125 kHz 통과대역 편평도 102.33 ± 1 mV 엘립틱 대역통과 50 Hz - 125 kHz 개요 100 101 74 0.15 -20 101.16 0.1 **4**0 100.58 0.05 -60 % |% 100 0 -0.05 -80 10 m 크기 100 99.43 1 m 사양 라인 -120 98 86 -0.1 $0.1 \, m$ -140 98.29 -0.15 10 µ -160 97.72 -0.2 0.001 100 1000 0.01 0.1 10 0.010.1 주파수 [kHz] 주파수 [kHz] ± 10 mV 엘립틱 대역통과 50 Hz - 125 kHz 개요 ± 10 mV 엘립틱 대역통과 50 Hz - 125 kHz 통과대역 편평도 102.33 0.2 0.15 101.74 -20 101.16 0.1 40 100.58 0.05 0.1 -60 g <u>|</u> 100 0 -0.05 -80 37 10 m -100 99.43 1 m 사양 라인 -120 98.86 0.1 $0.1 \, \mathrm{m}$ -140 98.29 -0.15 10 μ -160 -0.2 0.01 10 100 1000 0.01 . 주파수 [kHz] 주파수 [kHz] 그림 42: 대표적 엘립틱 IIR 대역통과 예시

(1) Fluke 5730A 보정기를 사용하여 측정됨, DC 정규화

채널 대 채널 위상 정합

다양한 필터 선택(광대역/베셀 IIR/버터워스 IIR/등) 또는 다양한 필터 대역폭을 사용하여 채널 간 위상 부정합이 있습니다. 채널 대 채널 및 카드 대 카드에 대해 유효한 사양, 모든 사양은 일반적 통계 값이며 사인파 범위 100 Hz - 100 kHz 또는 필터 주파수(어느 것이든 먼저 도달한 값)와 함께 500 kS/s 샘플링 속도를 사용하여 측정됩니다.

	범위 ±1 mV	범위 ≥ ±10mV	범위 결합됨	
광대역	200 ns	30 ns	200 ns	
베셀 IIR	100 ns	30 ns	100 ns	
버터워스 IIR	100 ns	30 ns	100 ns	
엘립틱 IIR	110 ns	30 ns	110 ns	
엘립틱 IIR 대역통과	80 ns 30 ns		80 ns	
GN840B/GN1640B 메인프레임 간 채널	됨 (없음, IRIG, GPS, 마스터/동기	기화, PTP)		

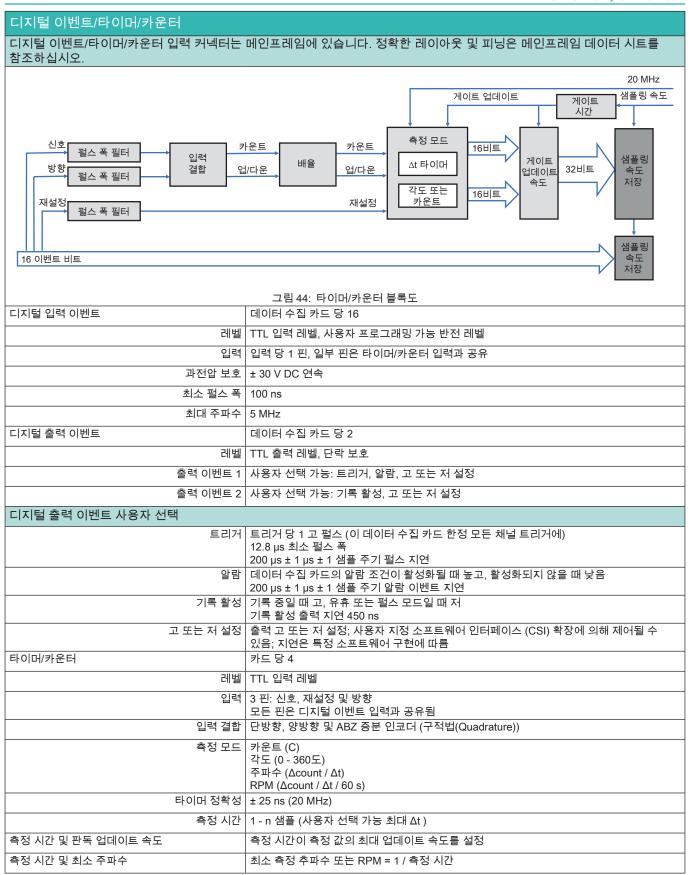
채널 대 채널 크로스토크

채널 대 채널 크로스토크는 입력에서 50 Ω 종단 저항기로 측정되고 테스트되고 있는 채널 위 또는 아래 채널에서 사인파 신호를 사용합니다. 채널 2를 테스트하려면, 채널 2가 50 Ω 으로 종단되고, 채널 1과 3은 사인파 발생기에 연결됩니다.



그림 43: 대표적 채널 대 채널 크로스토크

28



입력 결합 단방향과 양방향 신호 단방향과 양방향 입력 결합은 방향 신호가 안정적 신호일 때 사용됩니다. $\Delta w \rightarrow \Delta w$ ∆s i !∆h! 신호 방향 재설정 ∆s ¦∆h¦ 카운트 업 카운트 다운 재설정 그림 45: 단방향 및 양방향 타이밍 입력 3 핀: 신호, 재설정 및 방향(양방향 카운트에서만 사용됨) 최소 펄스 폭 필터 100 ns, 200 ns, 500 ns, 1 μ s, 2 μ s, 5 μ s 최대 입력 신호 주파수 4 MHz 최소 펄스 폭 (Δw) 100 ns 재설정 입력 레벨 감도 사용자 선택 가능 반전 레벨 신호 에지 전 최소 설정 시간 (Δs) 100 ns 신호 에지 후 최소 유지 시간 (Δh) 100 ns 재설정 옵션 수동 소프트웨어 명령에 따라 사용자 요청 시 기록 시작 기록 시작 시 카운트 값을 0으로 설정 첫 번째 재설정 펄스 기록이 시작된 후 첫 번째 재설정 펄스가 카운터 값을 0으로 설정합니다. 다음 재설정 펄스가 무시됩니다. 각 외부 재설정 펄스에 카운터 값이 0으로 재설정됩니다. 각 재설정 펄스 방향 입력 입력 레벨 감도 양방향 모드에서만 사용됨 저: 증분 카운터/플러스 주파수 고: 감분 카운터/마이너스 주파수 신호 에지 전 최소 설정 시간 (Δs) 100 ns 신호 에지 후 최소 유지 시간 (Δh) 100 ns

입력 결합 ABZ 증분 인코더 (구적법(Quadrature)

일반적으로 항상 90도 위상 변이가 있는 두 신호와 함께 디코더를 사용하여 회전/이동 장치를 추적하는 데 사용됩니다. 예를 들어, HBM 토크 및 속도 변환기에 직접 인터페이싱을 허용합니다.

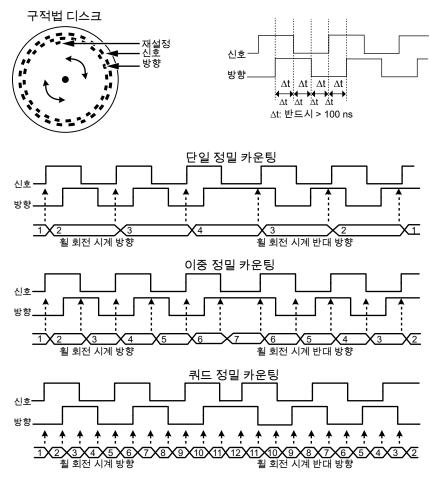


그림 46: 양방향 구적법(quadrature) 카운트 모드

입력	3 핀: 신호, 방향 및 재설정				
최소 펄스 폭 필터	100 ns, 200 ns, 500 ns, 1 μs, 2 μs, 5 μs				
최대 입력 신호 주파수	2 MHz				
최소 펄스 폭	200 ns (2 * Δt)				
최소 설정 시간	00 ns (Δt)				
최소 유지 시간	100 ns (Δt)				
정확성	단일 (X1), 이중 (X2) 또는 쿼드 (X4) 정밀				
입력 결합	ABZ 증분 인코더 (구적법(Quadrature))				
재설정 입력					
레벨 감도	사용자 선택 가능 반전 레벨				
신호 에지 전 최소 설정 시간 (Δt)	100 ns				
신호 에지 후 최소 유지 시간 (Δt)	100 ns				
재설정 옵션					
수동	소프트웨어 명령에 따라 사용자 요청 시				
기록 시작	기록 시작 시 카운트 값을 0으로 설정				
첫 번째 재설정 펄스	기록이 시작된 후 첫 번째 재설정 펄스가 카운터 값을 0으로 설정합니다. 다음 재설정 펄스가 무시됩니다.				
각 재설정 펄스	각 외부 재설정 펄스에 카운터 값이 0으로 재설정됩니다.				

측정 모드 각도

각도 측정 모드에서 카운터는 사용자 정의된 최대 각도를 사용하고 이 카운트 값에 도달할 때 제로로 되돌아갑니다. 재설정 입력을 사용해서 측정된 각도는 기계 각도에 동기화될 수 있습니다. 실시간 계산기는 기계 동기화와 관계 없이 측정된 각도에서 RPM을 얻을 수 있습니다.

7	ŀг	-	0	7-1
4	-	_	ᆂ	1

'	
참조	사용자 선택 가능. 재설정 핀을 사용하여 기계 각도를 측정된 각도로 참조할 수 있음
참조점의 각도	기계 참조점을 지정하도록 사용자 정의됨
재설정 펄스	각도 값은 사용자 정의된 "참조점의 각도" 값으로 재설정됨
회전 당 펄스	인코더/카운트 해상도를 지정하도록 사용자 정의됨
회전 당 최대 펄스	32767
최대 RPM	30 * 샘플링 속도 (예: 샘플링 속도 10 kS/s는 최대 300 k RPM을 의미)



엔진 RPM, 또는 비례 주파수 출력 신호를 이용한 활성 센서 같이 모든 종류의 주파수를 측정하는 데 사용됩니다.

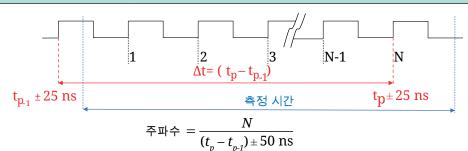


그림 47: 주파수 측정

정확성 0.1%, 40 µs 이상의 측정 시간을 사용할 때. 하단 측정 시간과 함께 실시간 계산기 또는 Perception 포뮬라 데이터베이스(formula database)를 사용하여 측정 시간을 확대하고 정확도를 더 극적으로, 예를 들어, 측정 주기를 기준으로 개선할 수 있습니다. 측정 시간 50 s까지 샘플 주기 (1 / 샘플링 속도). 최소 측정 시간은 50 ns. 사용자가 샘플링 속도에 관계 없이 업데이트 속도를 제어하기 위해 선택할 수 있음

측정 모드 카운트/위치

카운트/위치 모드는 일반적으로 테스트 받는 장치의 움직임 추적에 사용됩니다.

시계 고정으로 인한 카운트/위치 오류에 대한 감도를 줄이기 위해 최소 펄스 폭 필터를 사용하거나 ABZ를 단극성/양극성 입력 결합 대신에 사용하십시오.

카운터 범위	0 - 2³¹; 단방향 카운트
	-231 - +231 - 1; 양방향 카운트

최대 타이머 부정확

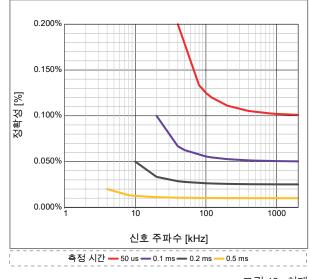
타이머 정확성은 업데이트 속도와 최소 필수 정확성 사이의 균형입니다. 이 표는 측정된 신호 주파수, 선택된 측정 시간 (업데이트 속도) 및 타이머 정확성 사이의 관계를 보여줍니다. 부정확 분포가 직사각형으로 간주되어야 합니다.

다음을 사용하여 불확실성을 계산:

	더 높은 신호 주파수: 신호 주파수 (2 MHz에서 10 kHz까지)									
측정	2 MHz	1 MHz	500 kHz	400 kHz	200 kHz	100 kHz	50 kHz	40 kHz	20 kHz	10 kHz
1 µs	±10.000%									
2 µs	±3.333%	±5.000%								
5 µs	±1.111%	±1.250%	±1.333%	±2.000%						
10 µs	±0.526%	±0.556%	±0.625%	±0.667%	±1.000%					
20 µs	±0.256%	±0.263%	±0.278%	±0.286%	±0.333%	±0.500%				
50 µs	±0.101%	±0.102%	±0.103%	±0.105%	±0.111%	±0.125%	±0.133%	±2.000%		
0.1 ms	±0.050%	±0.051%	±0.051%	±0.051%	±0.053%	±0.056%	±0.063%	±0.067%	±0.100%	
0.2 ms		±0.0	25%		±0.026%	±0.026%	±0.028%	±0.029%	±0.033%	±0.050%
0.5 ms						±0.010%	±0.010%	±0.0011%	±0.0011%	±0.0013%
1 ms						±0.0051%	±0.0051%	±0.0051%	±0.0053%	±0.0056%
2 ms				±0.0	025%				±0.0026%	±0.0026%
5 ms					±0.0	010%				
10 ms					±0.0	005%				
20 ms	s ±0.00025%									
50 ms	±0.00010%									
100 ms	±0.00005%									
		다나요 사건 조교소 사건 조교소 (4011- 루티티)								

더 낮은 신호 주파수: 신호 주파수 (40 Hz - 5 kHz)

│즉성 ├										
	5 kHz	4 kHz	2 kHz	1 kHz	500 Hz	400 Hz	200 Hz	100 Hz	50 Hz	40 Hz
0.5 ms	±0.0133%	±0.0200%								
1 ms	±0.0063%	±0.0067%	±0.0100%							
2 ms	±0.0028%	±0.0029%	±0.0033%	±0.0050%						
5 ms	±0.0010%	±0.0011%	±0.0011%	±0.0013%	±0.0013%	±0.0020%				
10 ms	±0.00051%	±0.00051%	±0.00053%	±0.00056%	±0.00063%	±0.00067%	±0.00100%			
20 ms	±0.00025%	±0.00025%	±0.00026%	±0.00026%	±0.00028%	±0.00029%	±0.00033%	±0.00050%		
50 ms	±0.00010%	±0.00010%	±0.00010%	±0.00010%	±0.00010%	±0.00011%	±0.00011%	±0.00130%	±0.00013%	±0.00020%
100 ms	±0.000050%	±0.000050%	±0.000050%	±0.000051%	±0.000051%	±0.000051%	±0.000053%	±0.000056%	±0.000063%	±0.000067%



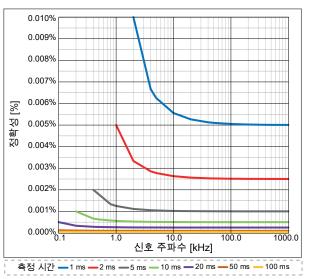


그림 48: 최대 타이머 부정확

주파수 측정을 사용하는 토크 측정 불확실성

타이머/카운터 채널을 사용해서 토크를 측정할 때 타이머 부정확에 따른 측정 불확실성은 HBK T40 토크 트랜스듀서를 기준으로 다음 예시들을 사용해서 계산할 수 있습니다.

T40 토크 트랜스듀서는 주파수 출력, 10 kHz, 60 kHz 또는 240 kHz 중심 주파수에 대해 3가지 변형으로 제공됩니다. 데이터시트에서 아래 표처럼 최소 및 최대 주파수 출력을 얻을 수 있습니다.

T40 변형	-풀 스케일 주파수 출력	+풀 스케일 주파수 출력
T40 - 10 kHz	5 kHz	15 kHz
T40 - 60 kHz	30 kHz	90 kHz
T40 - 240 kHz	120 kHz	360 kHz

타이머 부정확 위에 이 작동 범위를 오버레이하면 그림 48 의 플롯이 그림 49 결과로 나옵니다(아래 참조).

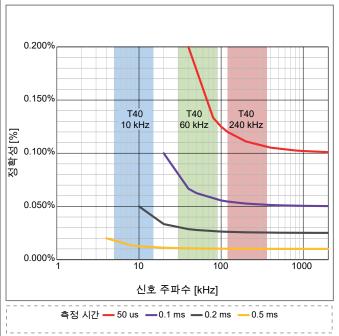
- 업데이트 속도 (토크 대역폭) 대 필수 토크 정확성의 균형을 맞추기 위해 단계를 유지합니다.
- -풀 스케일 주파수 출력 및 원하는 측정 시간을 사용하여 부정확을 계산합니다.
- 최소 60 RPM을 사용하여 다음과 같은 부정확이 계산됩니다.

선택된 측정 시간	최대 부정확:	최대 부정확:	최대 부정확:
	T40 - 240 kHZ	T40 - 60 kHZ	T40 - 10 kHZ
50 μs (왼쪽 빨간색 곡선)	0.1200%	0.1500%	가능하지 않음
100 µs (왼쪽 자주색 곡선)	0.0546%	0.0750%	가능하지 않음
500 μs (왼쪽 주황색 곡선)	0.0101%	0.0107%	0.0125%
1 ms (오른쪽 파란색 곡선)	0.0050%	0.0052%	0.0063%
2 ms (오른쪽 빨간색 곡선)	0.0025%	0.0025%	0.0028%
5 ms (오른쪽 회색 곡선)	0.0010%	0.0010%	0.0010%

K=1 (70% 확률)의 경우 지정된 직사각형 분포와 최대 부정확 숫자를 사용하여 계산:

측정 불확실성 = 최대 부정확 * 0.58 (직사각형 분포를 위한 변환)

국 6 월 7 월 8 - 외대 구 6 국 0.30 (역사 4 8 군 조 월 10 전 전)					
측정 불확실성	최대 부정확:	최대 부정확:	최대 부정확:		
K=1 (약 70% 확률)	T40 - 240 kHZ	T40 - 60 kHZ	T40 - 10 kHZ		
50 μs (왼쪽 빨간색 곡선)	0.0696%	0.0870%	가능하지 않음		
100 μs (왼쪽 자주색 곡선)	0.0316%	0.0435%	가능하지 않음		
500 μs (왼쪽 주황색 곡선)	0.0059%	0.0062%	0.00725%		
1 ms (오른쪽 파란색 곡선)	0.0029%	0.0029%	0.00365%		
2 ms (오른쪽 빨간색 곡선)	0.00145%	0.0015%	0.00162%		
5 ms (오른쪽 회색 곡선)	0.00058%	0.0006%	0.00058%		



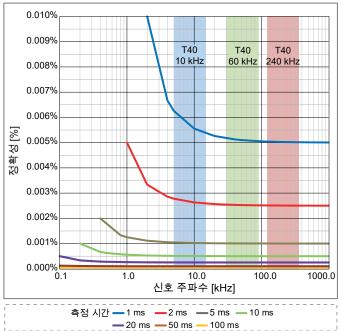


그림 49: 토크 작동 범위 대 부정확 및 측정 시간

주파수 측정을 사용하는 속도 (RPM) 측정 불확실성

타이머/카운터 채널을 사용해서 속도(RPM)를 측정할 때 타이머 부정확에 따른 측정 불확실성은 다음 예시를 사용해서 계산할 수 있습니다.

속도 센서의 데이터시트에서 회전 당 지정된 수의 펄스를 찾아서 센서 출력의 주파수 범위를 계산:

최소 주파수 = 테스트 중 사용된 최소 RPM * 회전/60초 당 펄스 수

| 최대 주파수 = 테스트 중 사용된 최대 RPM * 회전/60초 당 펄스 수

회전 당 속도 센서 펄스	주파수 / 60 RPM	주파수 / 10 000 RPM	주파수 / 20 000 RPM
180	180 Hz	30 kHz	60 kHz
360	360 Hz	60 kHz	120 kHz
1024	1024 Hz	170.7 kHz	341.3 kHz

타이머 부정확 위에 이 작동 범위를 오버레이하면 그림 48 의 플롯이 그림 50 결과로 나옵니다(아래 참조).

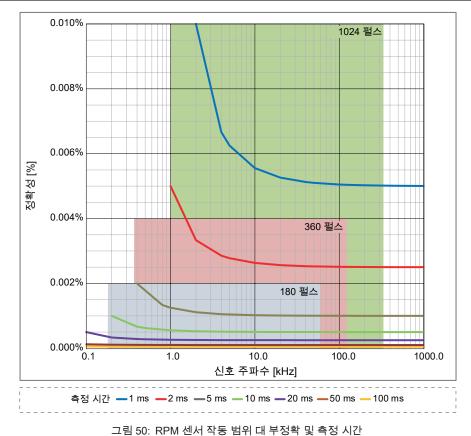
- 업데이트 속도 (토크 대역폭) 대 필수 토크 정확성의 균형을 맞추기 위해 단계를 유지합니다.
- 그래프를 사용해서 측정 시간 곡선과 오버레이된 작동 주파수의 교차점을 찾으십시오.
- 예를 들어, 다음 교차점을 그래프에서 찾을 수 있습니다(60 RPM).

선택된 측정 시간	180 펄스 센서	360 펄스 센서	1024 펄스 센서
2 ms (빨간색 곡선)	60 RPM에서 기록할 수 없음	60 RPM에서 기록할 수 없음	0.00256%
5 ms (회색 곡선)	60 RPM에서 기록할 수 없음	0.0018%	0.0010%
10 ms (녹색 곡선)	0.0009%	0.0006%	0.00051%

K=1 (70% 확률)의 경우 지정된 직사각형 분포와 최대 부정확 숫자를 사용하여 계산:

측정 불확실성 = 최대 부정확 * 0.58 (직사각형 분포를 위한 변환)

측정 불확실성 K=1 (약 70% 확률)	180 펄스 센서	360 펄스 센서	1024 펄스 센서
2 ms (빨간색 곡선)	60 RPM에서 기록할 수 없음	60 RPM에서 기록할 수 없음	0.00148%
5 ms (회색 곡선)	60 RPM에서 기록할 수 없음	0.00104%	0.00059%
10 ms (녹색 곡선)	0.00052%	0.00035%	0.00030%

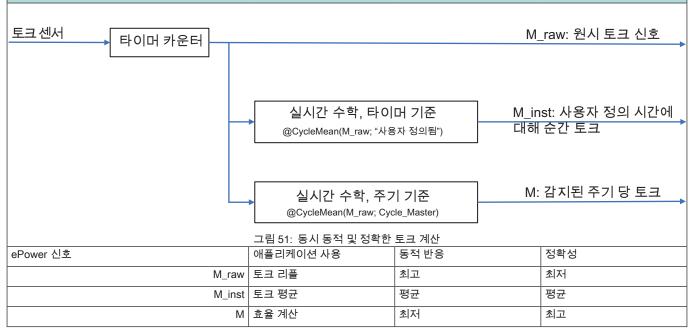


동시 동적 토크 리플 및 정확한 토크 효율 측정

예를 들어 동적 토크 리플을 측정하기 위해 높은 업데이트 속도가 필요하지만, 효율을 위해 높은 정확성이 필요한 경우 50 μs 의 측정 시간과 RT-FDB 함수를 사용하여 각 전기 주기에 대한 평균 값을 계산합니다.

타이머 카운터에서 나오는 측정된 토크 신호는 0.15 - 0.17% 정확도이며, 전기 주기(일반적으로 1 ms 이하)에 대한 토크 계산은 0.0075% 정확성입니다.

두 신호를 동시에 사용할 수 있기 때문에 동적 신호를 통해 토크 리플 동작을 분석할 수 있으며, 전기 주기 신호가 효율 계산에 대단히 정확합니다.



알람 출력	
이벤트 채널 알람 모드	고 또는 저 레벨 점검
교차 채널 알람	측정된 모든 채널에서 알람의 논리적 OR
알람 출력	유효한 알람 조건 중 활성, 메인프레임을 통해 지원되는 출력
알람 출력 레벨	고 또는 저 사용자 선택 가능
알람 출력 지연	515 µs ± 1 µs + 최대 1 샘플 기간. 기본 516 µs, 표준 행동과 호환. 최소 선택 가능 지연은 메인프레임 내에서 사용된 모든 데이터 수집 카드에 대해 사용할 수 있는 최소 지연. 트리거 출력 지연과 동일한 지연.
데이터 수집 카드 당 선택	사용자 선택 가능 켜짐/꺼짐
아날로그 채널 알람 모드	
기본	레벨 초과 또는 미만 점검
이중	경계 외부 또는 내부 점검
아날로그 채널 알람 레벨	
레벨	최대 2 레벨 감지기
해상도	각 레벨에 대해 16 비트 (0.0015%)

	G110-10B/G1110-10B
트리거	
채널 트리거/한정자	채널 당 1; 채널 당 완전히 독립, 소프트웨어 선택 가능한 트리거 또는 한정자
사전 트리거 및 사후 트리거 길이	0 - 전체 메모리
최대 트리거 속도	초 당 400 트리거
최대 지연 트리거	트리거 발생 후 1000 초
수동 트리거 (소프트웨어)	지원됨
외부 트리거 입력	
데이터 수집 카드 당 선택	사용자 선택 가능 켜짐/꺼짐
트리거 입력 에지	상승/하강 메인프레임 선택 가능, 모든 데이터 수집 카드에 동일
최소 펄스 폭	500 ns
트리거 입력 지연	± 1 μs + 최대 1 샘플 기간
외부 트리거 출력으로 전송	사용자가 외부 트리거 입력을 외부 트리거 출력 BNC로 전달하는 것을 선택할 수 있음
외부 트리거 출력	
데이터 수집 카드 당 선택	사용자 선택 가능 켜짐/꺼짐
트리거 출력 레벨	고/저/고 유지; 메인프레임 선택 가능, 모든 데이터 수집 카드에 동일
트리거 출력 펄스 폭	고 유지: 첫 번째 메인프레임 트리거부터 기록 종료까지 활성 메인프레임에 의해 생성된 펄스 폭; 자세한 내용은 메인프레임 데이터시트를 참조하십시오.
트리거 출력 지연	선택 가능 (10 µs - 516 µs) ± 1 µs + 최대 1 샘플 기간 기본 516 µs, 표준 행동과 호환. 최소 선택 가능 지연은 메인프레임 내에서 사용된 모든 데이터 수집 카드에 대해 사용할 수 있는 최소 지연
교차 채널 트리거링	
측정 채널	측정된 모든 신호에서 트리거의 논리적 OR 측정된 모든 신호에서 한정자의 논리적 AND
계산된 채널	계산된 모든 신호에서 트리거의 논리적 OR (RT-FDB) 계산된 모든 신호에서 한정자의 논리적 AND (RT-FDB)
아날로그 채널 트리거 레벨	
레벨	최대 2 레벨 감지기
해상도	각 레벨에 대해 16 비트 (0.0015%)
방향	상승/하강; 선택된 모드를 기준으로 양쪽 레벨에 대해 단일 방향 제어
히스테리시스	0.1 - 100% 풀 스케일; 트리거 감도를 정의
펄스 감지/거부	사용 안 함/감지/거부 선택 가능. 최대 펄스 폭 65 535 샘플
아날로그 채널 트리거 모드	
기본	POS 또는 NEG 교차; 단일 레벨
이중 레벨	하나의 POS와 하나의 NEG 교차; 두 개별 레벨, 논리적 OR
아날로그 채널 한정자 모드	
기본	레벨 초과 또는 미만 점검. 단일 레벨로 트리거 사용/사용 안 함
이중	경계 외부 또는 내부 점검. 이중 레벨로 트리거 사용/사용 안 함
이벤트 채널 트리거	
이벤트 채널	이벤트 채널 당 개별 이벤트 트리거
레벨	상승 에지, 하강 에지 또는 양쪽 에지에서 트리거
한정자	모든 이벤트 채널에 대해 고 활성 또는 저 활성

온보드 메모리	
데이터 수집 카드 당	2 GB (1 G 샘플 @ 16 비트, 500 MS @ 24 비트 저장)
구성	사용 가능 채널 중에 자동 분배
메모리 진단	시스템이 작동되고 기록하고 있지 않을 때 자동 메모리 테스트
저장 샘플 크기	16 비트, 2 바이트 / 샘플 24 비트, 4 바이트 / 샘플

실시간 수식 데이터베이스 계산기 타이머 주기 소스 (III) 주기 주기 감지 0 주기 수 'ԱՍԱՆ 측정된 채널 N: 주기 기준 계산기 계산된 채널 F(x)트리거 감지기 선택 가능 - 채널 및 L1 수학 카드 트리거 12 그림 52: 실시간 주기 기준 계산기 타이머를 설정하거나 실시간 주기 감지를 사용하여 주기적 실시간 계산 속도를 결정 주기 소스 주기 소스: 타이머 타이머 기간 1.0 ms (1 kHz) - 60 s (0.0167 Hz) 주기 소스: 주기 감지 수준 교차 신호 레벨, 히스테리시스 및 방향을 사용하여 하나의 입력 채널을 실시간 모니터링하여 신호의 주기적 성격을 결정 주기적 계산 출력에 사용된 주기 카운트 수를 설정 주기 수 감지될 수 있는 최대 주기 기간: 0.25 s (4 Hz) 주기 기간⁽¹⁾ 감지될 수 있는 최소 주기 기간: 0.91 ms (1.1 kHz) 주기 기간이 최대 주기 기간 (0.25 s)을 초과할 때 계산이 정지됩니다. 주기 기간이 최소 주기 기간 (0.91 ms)보다 짧아질 때 주기 수가 일시적으로 증가됩니다. 주기 기간이 초과되거나 자동 주기 수가 증가될 때 채널 데이터의 시간 이벤트 알람이 표시 주기 기준 계산기 32; 샘플링 속도 200 kS/s 이하 기준. 더 높은 샘플링 속도에서 계산기 수가 사용 가능한 DSP 계산기 수 전원과 일치하도록 감소 DSP 부하 각 계산기는 1 계산을 수행할 수 있습니다. 모든 계산이 동일한 DSP 전원을 사용하는 것은 아닙니다. 최고 계산력의 계산을 선택하면 총 계산기 수가 감소할 수 있습니다. 다양한 조합은 다양한 계산력을 요구합니다. 선택된 조합의 효과가 Perception 소프트웨어에 반영됩니다. 주기 및 주파수 주기 소스 계산 아날로그 채널 계산 RMS, 최소, 최대, 평균, 피크-투-피크, 면적, 에너지 및 파고율 타이머/카운터 채널 계산 주파수 (트리거 사용), 각도의 RPM 주기 방형파 신호, 50% 듀티 사이클 주기 소스를 대표; 상승 에지는 새 계산 주기의 시작을 나타냄 주파수 감지된 주기 간격이 주파수로 변환됨 (1/입력 신호의 주기 시간) 트리거 감지기 감지기 수 | 32; 실시간 계산기 당 한 개 트리거 수준 각 감지기에 대해 사용자가 정의. 계산된 신호가 레벨을 넘을 때 트리거를 생성 트리거 출력 지연 │ 계산된 신호에 대해 트리거가 100 ms 지연됩니다. 트리거 시간이 내부적으로 정정되어 스위프 트리거가 맞습니다. 100 ms의 추가 사전 트리거 길이가 추가되어 트리거 시간 정정이 가능합니다. 이로 인해 최대 스위프 길이가 100 ms 감소합니다.

⁽¹⁾ 주기 기간 범위는 신호 파형 및 히스테리시스 설정에 따릅니다. 25% 풀 스케일 히스테리시스의 사인파에 대해 지정됩니다.

실시간 포뮬라 데이터베이스 계산기 (별도 주문 옵션)

실시간 포뮬라 데이터베이스 (RT-FDB) 옵션은 거의 모든 실시간 수학 과제를 가능하게 하는 광범위한 수학 루틴 세트를 제공합니다. 데이터베이스 구조로 사용자가 Perception 검토 포뮬라 데이터베이스(formula database)에 유사한 수학 등식의 목록을 정의할 수 있습니다.

지원되는 최대 샘플링 속도는 2 MS/s입니다.

다양한 버전의 Perception으로 다소 차이는 있지만 GEN DAQ 메인프레임 매뉴얼에서 설명된 대로 많은 기능을 사용할 수 있습니다.

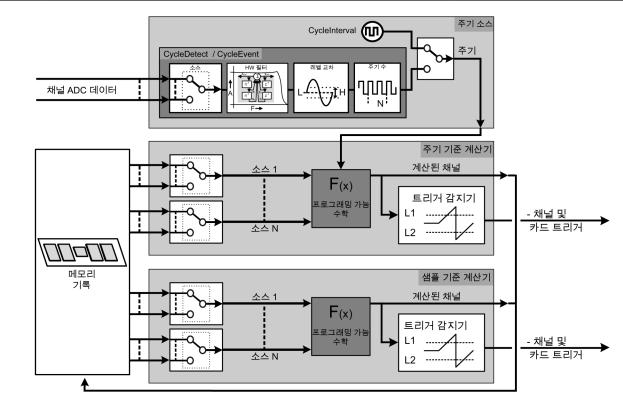


그림 53: 실시간 포뮬라 데이터베이스(formula database) (RT-FDB) 계산기

실시간 포뮬라 데이터베이스는 다음 목록의 계산을 지원합니다 (각 계산의 세부 사항은 매뉴얼에 설명되어 있습니다).

그룹	사용 가능한 RT-FDB 함수			
기본				
	+ (add)	* (multiply)		
	- (subtract)	/ (divide)		
부울				
	AlarmOnLevel	Not	ToAsyncBoolean	
	And	NotEqual	TriggerArmOnBooleanChange	
	Equal	OneShotTimer	TriggerOnBooleanChange	
	GreaterEqualThan	Or	TriggerOnLevel	
	GreaterThan	OutsideBand	Xor	
	InsideBand	SetAlarm		
		StartStopTriggerOnBooleanChange		
		StopTriggerOnBooleanChange		

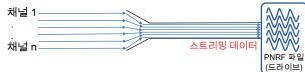
GN840B/GN1640B

실시간 ೨	실시간 포뮬라 데이터베이스 계산기 (별도 주문 옵션)				
그룹	사용 가능한 RT-FDB 함수				
주기					
	CycleArea	CycleFundamentalPhase	CycleNOP		
	CycleBusDelay	CycleFundamentalRMS	CyclePeak2Peak		
	CycleCount	CycleHarmonicPhase	CyclePhase		
	CycleCrestFactor	CycleHarmonicRMS	CycleRMS		
	CycleDetect	CycleInterval	CycleRPM		
	CycleEnergy	CycleMax	CycleSampleCount		
	CycleEvent	CycleMean	CycleStdDev		
	CycleFrequency	CycleMin	CycleTHD		
			ExternalCycleEvent		
eDrive					
	AronConversion	EfficiencyValue	SpaceVector		
	DQ0Transformation	HarmonicsIEC61000	SpaceVectorInv		
	EfficiencyMode	PowerLoss			
Enhanced					
	Abs	LessEqualThan	RadiansToDegrees		
	Atan	LessThan	SampleCount		
	Atan2	Max	Sin		
	Cos	Min	Sqrt		
	DegreesToRadians	Minus	Tan		
	Integrate	Modulo			
	IntegrateGated	PureDFT			
Fieldbus					
	SetScalarFromFieldbus	3			
필터					
	FilterBesselBP	FilterButterworthBP	FilterChebyshevBP		
	FilterBesselHP	FilterButterworthHP	FilterChebyshevHP		
	FilterBesselLP	FilterButterworthLP	FilterChebyshevLP		
	HWFilter				
수학					
	NumSamplesMean	TimedMean			
	NumSamplesStdDev	TimedStdDev			
신호 생성					
	Ramp				
	SineWave				

실시간 Statstream®	
특허 번호 : 7,868,886	
기본 신호 매개변수의 실시간 추출.	
기록하는 동안 실시간 측정기뿐만 아니라 실	시간 라이브 스크롤 및 파형 표시 범위 지정을 지원합니다.
기록 검토 중 초대형 기록 표시 및 확대/축소	를 위해 속도를 향상시키고 대용량 데이터 세트에 대한 통계 값의 계산 시간을
줄입니다.	
아날로그 채널	최대, 최소, 평균, 피크 투 피크, 표준 편차 및 RMS 값
이벤트/타이머/카운터 채널	최대, 최소 및 피크 투 피크 값

데이터 기록 모드

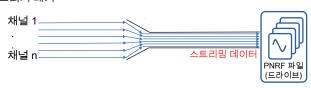
데이터 수집 시작 시



PC 또는 메인프레임 드라이브에 데이터 기록. 드라이브에 대한 데이터 기록은 총 샘플링 속도로 제한되고, 기록 시간은 드라이브 크기로 제한됩니다. 참고: 총 샘플링 속도 제화은 이더넷 속도와 사용된 저장 드라(

참고: 총 샘플링 속도 제한은 이더넷 속도와 사용된 저장 드라이브, 뿐만 아니라 다른 목적으로 데이터 기록에 사용되고 있지 않은 PC 및 드라이브에 따라 달라지므로 더 높은 총 샘플링 속도를 위해 테스트 전에 선택된 셋업을 테스트하는 것을 강력히 권장합니다.

트리거 대기



PC 또는 메인프레임 드라이브에 트리거된 데이터 기록. 드라이브에 트리거 데이터 기록은 총 샘플링 속도로 제한되고, 기록 시간은 드라이브 크기로 제한됩니다.

참고: 총 샘플링 속도 제한은 이더넷 속도와 사용된 저장 드라이브, 뿐만 아니라 다른 목적으로 데이터 기록에 사용되고 있지 않은 PC 및 드라이브에 따라 달라지므로 더 높은 총 샘플링 속도를 위해 테스트 전에 선택된 셋업을 테스트라는 것을 강력히 권장합니다.

일시적/일회 한정/파괴 테스트에는 권장되지 않습니다.

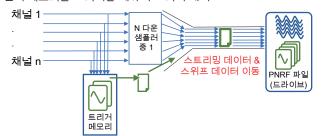
먼저 메모리를 트리거할 때까지 트리거 대기



데이터 수집 카드의 트리거 메모리에 트리거된 데이터 기록. 트리거 메모리에 트리거된 데이터 기록은 샘플링 속도 제한이 없으며, 기록 시간은 트리거 메모리 크기로 제한됩니다. 트리거 메모리에서 기록된 트리거된 데이터는 가능한 한 빨리 드라이브로 이동됩니다. 참고: 이 데이터 기록 모드는 데이터가 항상 사용자 정의 설정에 따라 기록되는 것을 보장합니다.

일시적/일회 한정/파괴 테스트에 권장됩니다.

데이터 수집 시작 시 속도 감소 그리고 먼저 메모리를 트리거할 때까지 트리거 대기



PC 또는 메인프레임 드라이브에 데이터 기록과 데이터 수집 카드의 트리거 메모리에 동시 트리거된 데이터 기록.

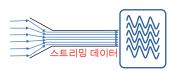
드라이브에 속도 감소 데이터 기록은 총 샘플링 속도로 제한되고 기록 시간은 드라이브 크기로 제한됩니다. 트리거 메모리에 트리거된 데이터 기록은 샘플링 속도 제한이 없으며, 트리거된 데이터 기록 시간은 트리거 메모리 크기로 제한됩니다. 트리거 메모리에서 기록된 트리거된 데이터는 가능한 한 빨리 드라이브로 이동됩니다. 이 데이터 이동이 속도 감소 데이터 기록과 동시에 발생하기 때문에 총 샘플링 속도의 대역폭을 사용합니다.

참고: 총 샘플링 속도 제한은 이더넷 속도와 사용된 저장 드라이브, 뿐만 아니라 다른 목적으로 데이터 기록에 사용되고 있지 않은 PC 및 드라이브에 따라 달라지므로 더 높은 총 샘플링 속도와 초당 더 높은 수의 트리거를 위해 테스트 전에 선택된 셋업을 테스트하는 것을 강력히 권장합니다.

데이터 기록 비교

-11-1-12-1					
	총 샘플링 속도 제한	최대 기록된 데이터	드라이브에 직접 기록	먼저 메모리를 트리거	기록을 시작하는 데 필요한 트리거
데이터 수집 시작 시	예(Y)	여유 드라이브 공간	예(Y)	아니오(N)	아니오(N)
트리거 대기	예(Y)	여유 드라이브 공간	예(Y)	아니오(N)	예(Y)
먼저 메모리를 트리거할 때까지 트리거 대기	아니오(N)	트리거 메모리	아니오(N)	예(Y)	예(Y)
데이터 수집 시작 시 속도 감소 그리고 먼저 메모리를 트리거할 때까지 트리거	속도 감소: 예(Y)	여유 드라이브 공간	예(Y)	아니오(N)	아니오(N)
대기	샘플링 속도: 아니오(N)	트리거 메모리	아니오(N)	예(Y)	예(Y)

스트리밍 데이터를 사용할 때 총 샘플링 속도 제한



메인프레임 당 최대 총 스트리밍 속도는 메인프레임 유형 및 SSD(Solid State Drive), 이더넷 속도, PC 드라이브 및 기타 PC 매개변수로 정의됩니다.

시스템의 총 스트리밍 속도보다 높은 총 샘플링 속도를 선택할 때 각 데이터 수집 카드의 메모리가 FIFO 역할을 합니다. 이 FIFO가 채워지자마자 기록이 일시 중단됩니다(일시적으로 기록된 데이터 없음). 이 기간 동안 FIFO 메모리가 드라이브로 전송됩니다. 모든 FIFO 메모리가 비워지면 기록이 자동으로 재개됩니다. 중단된 기록의 사후 기록 식별을 위해 기록 파일에 사용자 알림이 추가됩니다.

트리거된 기록 정의

이 표의 세부 사항은 다음과 같이 적용됩니다.

- 트리거 대기
- 먼저 메모리를 트리거할 때까지 트리거 대기
- 데이터 수집 시작 시 속도 감소 그리고 먼저 메모리를 트리거할 때까지 트리거 대기

스위프





트리거 신호, 사전 및 사후 트리거 데이터 그리고 선택적으로 트리거 사이 데이터 및/또는 트리거 정지 신호로 정의됨.

트리거된 데이터 세그먼트

사전 트리거 데이터 트리거 신호 이전에 기록된 데이터.
참고: 사전 트리거 데이터의 전체 길이가 기록되기 전에 트리거 신호가 수신된 경우 트리거가 인정되고 기록된 사전 트리거 데이터는 트리거 시점에 사용 가능한 사전 트리거 데이터로 자동으로 축소됩니다.
사후 트리거 데이터 트리거 또는 트리거 정지 신호 후 기록된 데이터.
참고: 사후 트리거 데이터의 기록은 "사후 트리거 시작 시점" 선택에 따라 다시 시작되거나 지연될 수 있습니다.
트리거 사이 데이터 재트리거로 인하거나 트리거 정지 대기 중 기록된 데이터.

트리거 사이 데이터의 길이는 지정되지 않고 트리거 또는 트리거 정지 신호의 타이밍에 따라 추가됩니다.

트리거 신호

트리거 신호 이 신호는 사전 트리거를 종료하고 사후 트리거 데이터 기록을 시작합니다.

자세한 내용은 표 섹션 "사후 트리거 시작 시점"을 참조하십시오

트리거 신호는 외부 입력 트리거, 아날로그 및 디지털 채널에, 뿐만 아니라 단순하거나 복잡한 RT-FDB 고시은 사용하여 서저되 스 인스니다.

공식을 사용하여 설정될 수 있습니다.

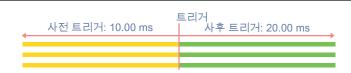
트리거 정지 신호 이 신호는 "트리거 정지 시 사후 트리거 시작" 모드일 때 사후 트리거 데이터 기록을 시작합니다.

자세한 내용은 표 섹션 "사후 트리거 시작 시점"을 참조하십시오.

트리거 정지 신호는 외부 입력 트리거에 그리고 단순하거나 복잡한 RT-FDB 공식에서 설정될 수 있습니다.

사후 트리거 시작 시점

첫 번째 트리거



첫 번째 트리거 신호는 사전 트리거 데이터 기록을 종료하고 사후 트리거 데이터의 기록을 시작합니다. 사후 트리거 데이터 기록 중 수신된 트리거는 무시됩니다.

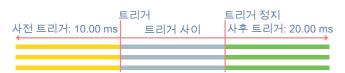
- 이 모드에서는 트리거 사이 데이터가 존재하지 않습니다.
- 그 결과 스위프에는 사전 및 사후 트리거 데이터가 포함됩니다.

모든 트리거



첫 번째 트리거는 사전 트리거 데이터 기록을 종료하고 사후 트리거 데이터의 기록을 시작합니다. 사후 트리거 데이터 기록 중 수신된 트리거는 사후 트리거 데이터의 기록을 다시 시작합니다. 트리거 시점에 기록된 모든 사후 트리거 기록 데이터는 트리거 사이 데이터에 추가됩니다. 그 결과 스위프에는 사전 및 사후 트리거 데이터 및 트리거 사이 데이터가 포함됩니다.

트리거 정지



트리거 신호는 사전 트리거 데이터 기록을 종료하고 트리거 사이 데이터 기록을 시작합니다. 그런 다음 트리거 정지가 트리거 사이 데이터 기록을 종료하고 사후 트리거 데이터 기록을 시작합니다. 트리거 사이 및 사후 트리거 데이터 기록 중 수신된 트리거는 무시됩니다. 사전 트리거 및 사후 트리거 데이터 기록 중 수신된 트리거 정지는 무시됩니다. 그 결과 스위프에는 사전 및 사후 트리거 데이터 및 트리거 사이 데이터가 포함됩니다.

기록하는 동안 채워진 트리거 메모리 트리거 메모리는 크기에서 제한되고 높은 트리거 속도와 결합된 높은 샘플링 속도를 사용할 때 쉽게 채워질 수 있습니다. 이 섹션에서는 트리거 메모리가 완전히 채워질 때 트리거가 처리되는 과정에 대해 설명합니다. 사후 트리거 시작 시점 첫 번째 트리거 토리거 신호가 수신되는 시점에 사전 및 사후 트리거 데이터가 여유 트리거 메모리에 들어가는 경우에만 새 스위프가 기록됩니다. 사용 가능한 여유 트리거 메모리가 충분하지 않을 때 트리거 시간 및 트리거 소스만 기록됩니다(사전 또는 사후 데이터는 기록되지 않음). 모든 트리거 사스위프는 첫 번째 트리거 모드의 경우와 같은 규칙을 사용해서 시작됩니다. 사후 트리거 메모리에 맞는 경우에만 스위프가 새 수후 트리거 데이터가 가용 가능한 여유 트리거 메모리에 맞는 경우에만 스위프가 생후 트리거 데이터와 함께 연장됩니다. 사용 가능한 트리거 메모리어 맞는 경우에만 스위프가 생수 트리거 데이터와 함께 연장됩니다. 사용 가능한 트리거 내모리가 충분하지 않을 때 이전에 수신된 트리거에 대해 이미 기록된 사전 트리거, 트리거 사이 및 사후 트리거 데이터가 기록됩니다. 트리거 정지 신호 트리거 데모리어 들어가는 경우에만 새 스위프가 기록됩니다. 트리거 메모리가 채워지기 전에 수신된 트리거 정지 신호가 없는 경우 트리거 메모리가

완전히 채워지는 시간에 스위프 기록이 자동으로 정지됩니다.

	_					
트리거된 기록 제한						
이 표의 세부 사항은 다음과 같이 적용됩니다. ■ 트리거 대기 ■ 먼저 메모리를 트리거할 때까지 트리거 대기 ■ 데이터 수집 시작 시 속도 감소 그리고 먼저 메모리를 트리거할 때까지 트리거 대기						
	먼저 메모	L리를 트리거할 때까지 트리거 대기				
		┝집 시작 시 속도 감소 그리고 먼저 를 트리거할 때까지 트리거 대기		트리거 대기		
트리거된 데이터 기록	제한된 기록 /	시간	사용 가능한 !	드라이브 크기를 사용		
샘플링 속도	무제한 샘플링	빙속도	낮거나 중간인 샘플링 속도 (사용된 시스템에 따름)			
채널 카운트	무제한 채널 :	카운트	낮거나 중간인 채널 카운트 (사용된 시스템에 따름)			
최대 스위프 수						
트리거 메모리 내	트리거 메모리 내 2000 해당되지 않음					
PNRF 기록 파일 내	200 000		1			
스위프 매개변수	최소	최대	최소	최대		
사전 트리거 길이	0	데이터 수집 카드의 트리거 메모리	0	사용 가능한 여유 드라이브 공간		
사후 트리거 길이	0	데이터 수집 카드의 트리거 메모리	0	0		
스위프 길이	10 샘플	데이터 수집 카드의 트리거 메모리	1분	사용 가능한 여유 드라이브 공간		
최대 스위프 속도	400/s 해당되지 않음			2		
트리거 사이 최소 시간	2.5 ms		해당되지 않음			
스위프 사이 데드 타임	0 ms		해당되지 않음			

데이터 기록 세부 사항 (1) 16 비트 저장 데이터 수집 시작 시 데이터 수집 시작 시 속도 감소 그리고 먼저 메모리를 트리거할 때까지 먼저 메모리를 트리거할 때까지 트리거 대기 트리거 대기 트리거 대기 사용 가능 채널 사용 가능 채널 사용 가능 채널 16 Ch 16 Ch 16 Ch 이벤트 이벤트 이벤트 8 Ch 채널 1 Ch 16 Ch 1 Ch 8 Ch 16 Ch 채널 1 Ch 8 Ch 16 Ch 채널 최대 트리거 메모리 사용 안 함 960 MS 120 MS 56 MS 768 MS 96 MS 48 MS 44 MS 60 MS 최대 트리거 샘플링 속도 사용 안 함 500 kS/s 500 kS/s 최대 감소 FIFO 960 MS 120 MS 60 MS 56 MS 사용 안 함 192 MS 24 MS 12 MS 11 MS 트리거 샘플링 속도 / 2 최대 (감소) 샘플링 속도 500 kS/s 사용 안 함 최대 총 감소 스트리밍 8 MS/s 8.5 MS/s 0.5 MS/s 4 MS/s 0.3 MS/s 2 MS/s 4 MS/s 4.5 MS/s 속도 0.5 MB/s 4 MB/s 1 MB/s 8 MS/s 16 MB/s 17 MB/s 사용 안 함 8 MB/s 9 MB/s 24 비트 저장 데이터 수집 시작 시 속도 감소 그리고 데이터 수집 시작 시 먼저 메모리를 트리거할 때까지 먼저 메모리를 트리거할 때까지 트리거 대기 트리거 대기 트리거 대기 사용 가능 채널 사용 가능 채널 사용 가능 채널 16 Ch 16 Ch 16 Ch 이벤트 이벤트 이벤트 채널 채널 채널 1 Ch 8 Ch 16 Ch + T/C 1 Ch 8 Ch 16 Ch + T/C 1 Ch 8 Ch 16 Ch + T/C 최대 트리거 메모리 사용 안 함 480 MS 60 MS 30 MS 25 MS 384 MS 48 MS 24 MS 20 MS 최대 트리거 샘플링 속도 사용 안 함 500 kS/s 500 kS/s 최대 감소 FIFO 480 MS 60 MS 30 MS 25 MS 사용 안 함 96 MS 12 MS 6 MS 5 MS 최대 (감소) 샘플링 속도 500 kS/s 사용 안 함 트리거 샘플링 속도 / 2 최대 총 감소 스트리밍 8 MS/s 9.5 MS/s 2 MS/s 4 MS/s | 4.8 MS/s 0.5 MS/s 4 MS/s 0.3 MS/s 속도 2 MB/s | 16 MB/s | 32 MB/s | 38 MB/s 사용 안 함 1 MB/s 8 MB/s 16 MB/s 19 MB/s

⁽¹⁾ Perception 소프트웨어와 정렬에 사용된 용어.

환경 사양	
온도 범위	
작동	0 °C - +40 °C (+32 °F - +104 °F)
비작동(보관)	-25 °C - +70 °C (-13 °F - +158 °F)
열 보호	85 °C (+185 °F) 내부 온도에서 자동 열 차단 75 °C (+167 °F)에서 사용자 경고 알림 (Perception V6.30 이상에서 지원됨)
상대 습도	0% - 80%; 비응축; 작동
보호 등급	IP20
고도	해발 최대 2000 m (6562 ft); 작동
충격: IEC 60068-2-27	
작동	하프 사인 10 g/11 ms; 3-축, 플러스 및 마이너스 방향으로 1000 충격
비작동	하프 사인 25 g/6 ms; 3-축, 플러스 및 마이너스 방향으로 3 충격
진동: IEC 60068-2-64	
작동	1 g RMS, ½ h; 3-축, 랜덤 5 - 500 Hz
비작동	2 g RMS, 1 h; 3-축, 랜덤 5 - 500 Hz
작동 환경 테스트	
저온 시험 IEC60068-2-1 테스트 Ad	-5 °C (+23 °F), 2시간 동안
고온건조 시험 IEC 60068-2-2 테스트 Bd	+40 °C (+104 °F), 2시간 동안
고온고습 시험 IEC 60068-2-3 테스트 Ca	+40 °C (+104 °F), 습도 > 93% RH, 4일 동안
비작동(보관) 환경 테스트	
저온 시험 IEC-60068-2-1 테스트 Ab	-25 °C (-13 °F), 72시간 동안
고온건조 테스트 IEC-60068-2-2 테스트 Bb	+70 °C (+158 °F) 습도 < 50% RH, 96시간 동안
IEC60068-2-14 테스트 Na	-25 °C - +70 °C (-13 °F - +158 °F) 5 주기, 속도 2 - 3분, 지속 3시간
고온고습 주기 시험 IEC60068-2-30 테스트 Db 변형 1	+25 °C/+40 °C (+77 °F/+104 °F), 습도 > 95/90% RH 6 주기, 주기 지속 24 시간

CE 및 UKCA 준수를	위한 조화 규격, 다음 지침에 따름(!)				
	저전압 지침 (LVD): 2014/35/EU 전자기 적합성 지침 (EMC): 2014/30/EU				
전기 안전					
EN 61010-1 (2017)	측정, 제어 및 실험 용도의 전기 장비를 위한 안전 요건 - 일반 요건				
EN 61010-2-030 (2017)	회로 테스트 및 측정을 위한 특별 요건				
전자기 적합성					
EN 61326-1 (2013)	측정, 제어 및 실험 용도의 전기 장비 - EMC 요건 - Part 1: 일반 요건				
방출					
EN 55011	산업 과학 및 의료 기기 - 무선 주파수 방해 특성 전도성 방해: B 등급; 복사성 방해: A 등급				
EN 61000-3-2	고조파 전류 방출의 한계: D 등급				
EN 61000-3-3	공공 저전압 공급 시스템에서 전압 변화, 전압 변동 및 플리커의 한계				
내성					
EN 61000-4-2	정전기 방전 내성 시험(Electrostatic discharge immunity test: ESD); 접촉 방전 ± 4 kV/공기 방전 ± 8 kV: 성능 기준 B				
EN 61000-4-3	방사 무선주파수 전자기장 내성 시험(Radiated, radio-frequency, electromagnetic field immunity test); 80 MHz - 2.7 GHz, 10 V/m 사용, 1000 Hz AM: 성능 기준 A				
EN 61000-4-4	전기적 빠른 과도현상 내성 시험(Electrical fast transient/burst immunity test) 본선 ± 2 kV, 커플링 네트워크 사용. 채널 ± 2 kV, 용량성 클램프 사용: 성능 기준 B				
EN 61000-4-5	서지 내성 시험(Surge immunity test) 본선 ± 0.5 kV/± 1 kV 라인-라인 및 ± 0.5 kV/± 1 kV/± 2 kV 라인-어스 채널 ± 0.5 kV/± 1 kV, 커플링 네트워크 사용: 성능 기준 B				
EN 61000-4-6	무선 주파수 전자기장에 의해 유도된 전도성 방해에 대한 내성 150 kHz - 80 MHz, 1000 Hz AM; 10 V RMS @ 본선, 3 V RMS @ 채널, 둘 다 클램프 사용: 성능 기준 A				
EN 61000-4-11	전압 강하, 순시 정전 내성 시험(short interruptions and voltage variations immunity tests) 강하: 성능 기준 A; 정전: 성능 기준 C				

(1) The manufacturer declares on its sole responsibility that the product is in conformity with the essential requirements of the applicable UK legislation and that the relevant conformity assessment procedures have been fulfilled.

Manufacturer:

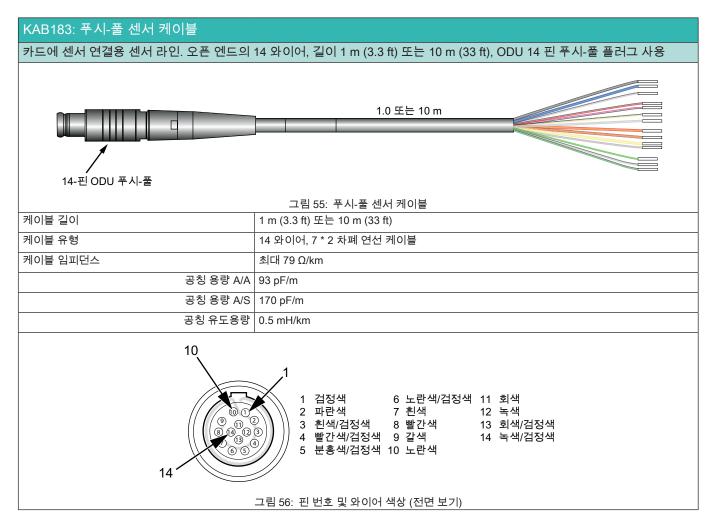
Hottinger Brüel & Kjaer GmbH Im Tiefen See 45

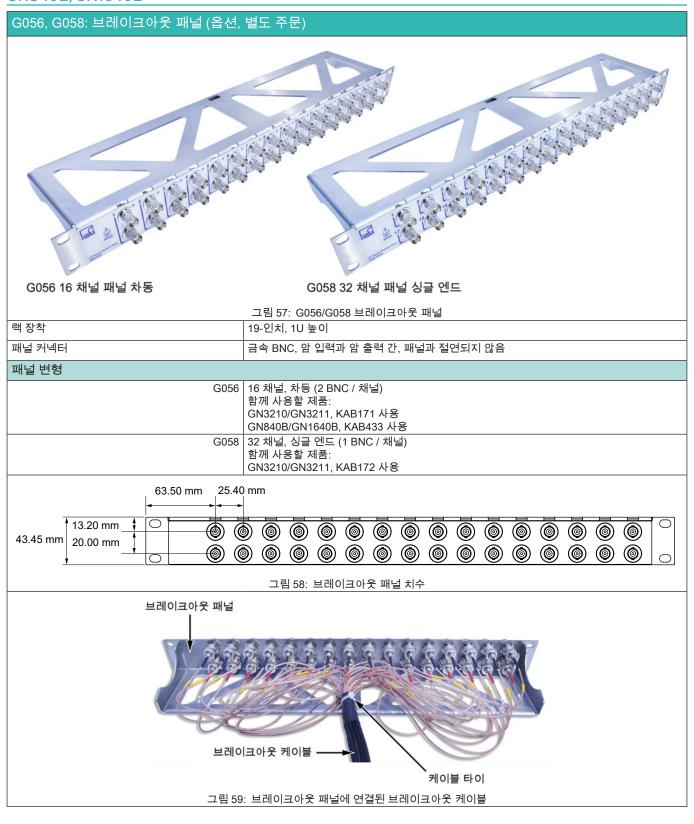
64293 Darmstadt Germany

Importer:

Hottinger Bruel & Kjaer UK Ltd. Technology Centre Advanced Manufacturing Park Brunel Way Catcliffe Rotherham South Yorkshire S60 5WG United Kingdom

유연한 배선도 KAB2124를 사용하여 DIN 레일 브레이크아웃(G088, G089 및/또는 G090)을 통해 GN1640B 또는 GN840B에 유연하게 연결할 수 있습니다. 열전대 GN1640B 0 • RG-58 동축 케이블 DIN 레일 브레이크아웃 1-KAB2124-3 LS₂ 풀 브리지 1-CABP1/20 0 0 그림 54: 유연한 배선도





주문 정보		
물품	설명	주문 번호
8개 채널, Universal/센서 절연 500 kS/s	Universal 데이터 수집 카드, 8개 채널; 500 kS/s, 24 비트, 2 GB RAM.	1-GN840B
	기능: 절연 ±1 mV - ±10 V 입력 범위 33 V RMS 절연 평형 차동 브리지 입력 각 채널에 대한 ODU 입력 커넥터 스트레인 게이지 쿼터/하프/풀 브리지 6 와이어 구성 전압 여기 센서 IEPE 센서 압전/전하 센서 4 - 20 mA 출력 센서 Pt10, Pt100, Pt500, Pt1000, Pt2000(3/4 와이어 RTD) 열전대 유형 K, J, T, B, E, N, R, S, C 실시간 수식 데이터베이스 옵션 지원 (1-GEN-OP-RT-FDB)	
16개 채널,	 요구 사항: 테더링된 메인프레임: GEN2tB, -3t, -4tB, -7tA, -7tB, -17tA, -17tB PC와 통합된 메인프레임: GEN3i, -3iA, -7i, -7iA, -7iB Universal 데이터 수집 카드, 16개 채널, 2 슬롯 폭;	1-GN1640B
Universal/센서 절연 500 kS/s	500 kS/s, 24 비트, 2 GB RAM.	1-GIN 104UD
	기능: 절연 ±1 mV - ±10 V 입력 범위 33 V RMS 절연 평형 차동 브리지 입력 각 채널에 대한 ODU 입력 커넥터 스트레인 게이지 쿼터/하프/풀 브리지 6 와이어 구성 전압 여기 센서 IEPE 센서 압전/전하 센서 4 - 20 mA 출력 센서 Pt10, Pt100, Pt500, Pt1000, Pt2000(3/4 와이어 RTD) 열전대 유형 K, J, T, B, E, N, R, S, C 실시간 수식 데이터베이스 옵션 지원 (1-GEN-OP-RT-FDB)	
	요구 사항: 테더링된 메인프레임: GEN2tB, -3t, -4tB, -7tA, -7tB, -17tA, -17tB PC와 통합된 메인프레임: GEN3i, -3iA, -7i, -7iA, -7iB.	

옵션, 별도 주문			
물품		설명	주문 번호
GEN DAQ 실시간 포뮬라 데이터베이스 계산기	Source N Tropper Datastor Tropper Datastor Li L	실시간 고급 계산기를 사용하기 위한 옵션. 설정은 Perception 포뮬라 데이터베이스에 유사한, 사용자가 구성할 수 있는 포뮬라 데이터베이스를 사용합니다. 모든 계산은 데이터 수집 카드의 DSP에 의해 수행됩니다. 다수의 계산 결과에서 트리거링 가능. 계산된 주기 기준 결과는 GEN DAQ API, USB-to-CAN-FD or EtherCAT® 옵션으로 실시간 전송될 수 있습니다. EtherCAT® 출력은 정확한 실시간 1 ms 대기 시간을 지원합니다.	1-GEN-OP-RT- FDB

케이블 및 커넥터	l, 별도 주문		
물품		설명	주문 번호
CON-P1007		카드에 센서 연결용 푸시-풀 플러그 (ODU 14p).	1-CON-P1007
ODU - BNC 브레이크아웃 케이블		암-암 BNC 어댑터를 포함하여 데이터 수집 카드 동축 케이블에 대한 싱글 엔드 BNC 전압 입력. 길이 2 m (6.6 ft). 일반 케이블 용량 200 pF. 싱글 엔드 전압, IEPE 및 전하 측정을 지원합니다.	1-KAB433-2
케이블 14 핀 ODU - ODU		DIN 레일 브레이크아웃 블록에 채널 ODU 커넥터를 연결하는 케이블. 14 핀 모두 연결됩니다. 케이블 길이 3 m (9.9 ft). GN1640B 및 GN840B와 함께 사용.	1-KAB2124-3
ODU 모든 와이어 브레이크아웃 케이블		데이터 수집 카드에 센서 연결을 위한 센서 라인 플러그: ODU 14p 푸시-풀. 케이블: 오픈 엔드의 14 와이어, 길이 1 m (3.3 ft) 또는 10 m (33 ft)	1-KAB183-1 1-KAB183-10
압전 센서 케이블		압전 앰프에 압전 센서 연결을 위한 동축 케이블. 커넥터 10 - 32 UNF 및 BNC 동축 케이블, 길이 1 m (3.3 ft), 2 m (6.6 ft) 또는 3 m (9.9 ft)	1-KAB176-1 1-KAB176-2 1-KAB176-3
동축 케이블, RG- 58, 50 Ω 임피던스		검정색 동축 케이블 RG-58. 1 차폐 신호 와이어 @ 0.14 mm². 임피던스 50 Ω, 82 pF/m (25 pF/ft). 외부 직경 5 mm² (0.2").	사용자 지정 시스템에서 주문 ⁽¹⁾
측정 케이블 6 와이어, PFA, 20 m		차폐 측정 케이블 AWG 32 (19 x 0.05 mm) 6-코어 케이블, 연선 피복; 색상: 흰색; 피복재: PFA; 외부 직경: 1.9 mm; 와이어 절연: PFA; 와이어 직경: 0.45 mm, 저항: 0.492 Ω/m; 정전용량 와이어- 와이어: 43 pF/m 열 안정성: -200 °C - +200 °. 릴에서 스트레인 게이지 브리지 회로 20 m 연결용.	1-CABP1/20

⁽¹⁾ 사용자 지정 시스템 문의: <u>customsystems@hbkworld.com</u>GEN 시리즈의 특별 제품에 대한 견적/정보를 요청하십시오.

액세서리, 별도 주문			
물품		설명	주문 번호
32 채널 싱글 엔드 브레이크아웃 패널	The safe file of the safe of t	32 채널 싱글 엔드 19-인치 장착 가능 1 U (44.45 mm) 높이 브레이크아웃 패널; 32 BNC 피드-스루 함께 사용할 제품: GN3210/GN3211, KAB171 사용 GN840B/GN1640B, KAB433 사용	1-G058
DIN 레일 브레이크아웃 블록 푸시-인 커넥터		DIN 레일 장착가능 브레이크아웃 블록. ODU 입력 커넥터를 12 핀 스프링/푸시-인 커넥터로 전환합니다.	1-G088
DIN 레일 열전대(냉 접점 및 TEDS 포함)		DIN 레일 장착가능 브레이크아웃 블록. ODU 입력 커넥터를 범용 미니 열전대 커넥터로 전환합니다. 디지털 냉 접점 온도 측정 및 TEDS ID (등급 2)를 포함합니다.	1-G089
DIN 레일 BNC 브레이크아웃		DIN 레일 장착가능 브레이크아웃 블록. ODU 입력 커넥터를 이중 BNC 차동 출력으로 전환합니다.	1-G090
납땜 단자 LS2	00 00 00 00 00 00 00	동적 부하에 적합한 폴리이미드 캐리어에 청동 납땜 태그; 테스트 대상에 부착: 180 °C (356 °F)까지, 간단히 260 °C (500 °F)까지 결합할 수 있습니다.	1-LS 2

Hottinger Brüel & Kjaer GmbH

Im Tiefen See 45 · 64293 Darmstadt · Germany Tel. +49 6151 803-0 · Fax +49 6151 803-9100 www.hbkworld.com · info@hbkworld.com